注文コード No. N7920B

データシート No.NA0273A をさしかえてください。

# 2SA2124

## Bipolar Transistor
## –30V, –2A, Low $V_{CE}$(sat), PNP Single PCP

ON Semiconductor®

http://onsemi.jp

用途

・電源 , リレードライブ , ランプドライブ , 電装用

特長

・MBIT プロセス採用
・電流容量が大きい
・コレクタ・エミッタ飽和電圧が低い
・スイッチングタイムが速い

絶対最大定格 Absolute Maximum Ratings / Ta=25℃

| 項目 | 記号 | 条件 | 定格値 | unit |
|---|---|---|---|---|
| コレクタ・ベース電圧 | $V_{CBO}$ | | − 30 | V |
| コレクタ・エミッタ電圧 | $V_{CEO}$ | | − 30 | V |
| エミッタ・ベース電圧 | $V_{EBO}$ | | − 6 | V |
| コレクタ電流 | $I_C$ | | − 2 | A |
| コレクタ電流( パルス ) | $I_{CP}$ | | − 5 | A |
| ベース電流 | $I_B$ | | − 400 | mA |

次ページへ続く。

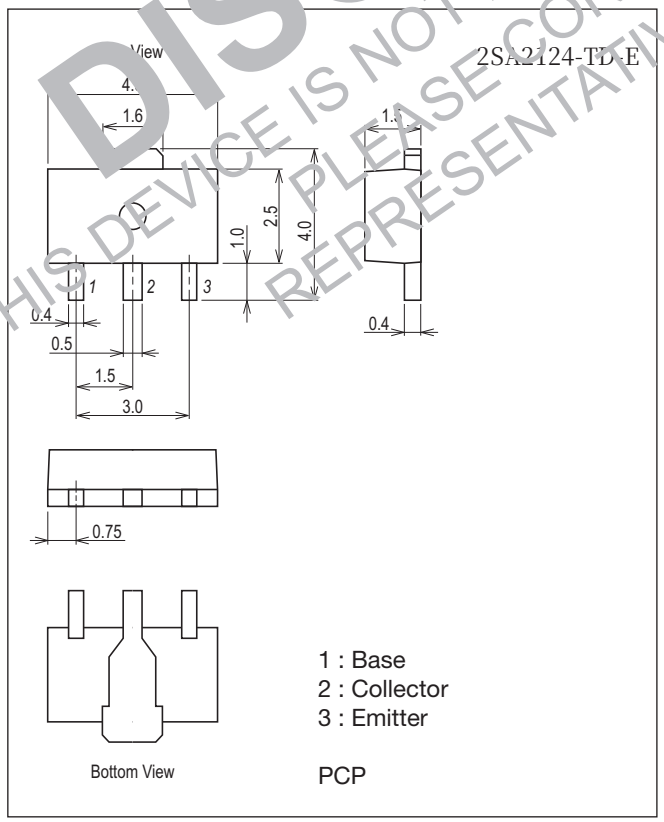
最大定格を超えるストレスは、デバイスにダメージを与える危険性があります。最大定格は、ストレス印加に対してのみであり、推奨動作条件を超えての機能的動作に関して意図するものではありません。推奨動作条件を超えるストレス印加は、デバイスの信頼性に影響を与える危険性があります。

DISCONTINUED
THIS DEVICE IS NOT RECOMMENDED FOR NEW DESIGN
PLEASE CONTACT YOUR onsemi
REPRESENTATIVE FOR INFORMATION

外形図

unit : mm (typ)

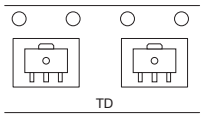
7007B-004



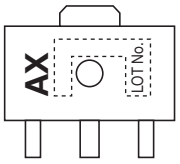

製品と外形に伴う情報

・パッケージ名　：PCP
・JEITA, JEDEC　：SC-62, SOT-89, TO-243
　最小梱包単位　：1,000 pcs./reel

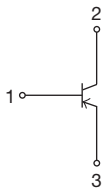
パッキングタイプ：TD




マーキング




電気的接続図




Semiconductor Components Industries, LLC, 2013
May, 2024
N1412 TKIM TC-00002827/80509 TKIM TC-00002048 一部変 /N2206 社変 /D2004EA TSIM TB-00000072 No.7920-1/7

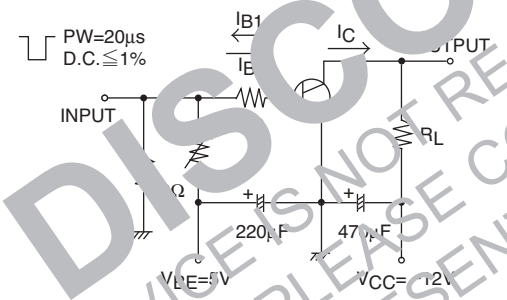
前ページより続く。

| 項目 | 記号 | 条件 | 定格値 | unit |
|---|---|---|---|---|
| コレクタ損失 | $P_C$ | セラミック基板 (450mm$^2$ × 0.8mm) 装着時 | 1.3 | W |
| | | Tc=25℃ | 3.5 | W |
| 接合部温度 | Tj | | 150 | ℃ |
| 保存周囲温度 | Tstg | | − 55 〜+ 150 | ℃ |

電気的特性 Electrical Characteristics / Ta=25℃

| 項目 | 記号 | 条件 | 定格値 | | | unit |
|---|---|---|---|---|---|---|
| | | | min | typ | max | |
| コレクタしゃ断電流 | $I_{CBO}$ | $V_{CB}$= − 30V, $I_E$=0A | | | − 0.1 | μA |
| エミッタしゃ断電流 | $I_{EBO}$ | $V_{EB}$= − 4V, $I_C$=0A | | | − 0.1 | μA |
| 直流電流増幅率 | $h_{FE}1$ | $V_{CE}$= − 2V, $I_C$= − 100mA | 200 | | 560 | |
| | $h_{FE}2$ | $V_{CE}$= − 2V, $I_C$= − 1.5A | 65 | | | |
| 利得帯域幅積 | $f_T$ | $V_{CE}$= − 10V, $I_C$= − 300mA | [illegible] | [illegible]0 | | MHz |
| コレクタ・エミッタ飽和電圧 | $V_{CE}$(sat) | $I_C$= − 1.5A, $I_B$= − 75mA | | − [illegible] | − 0.4 | V |
| ベース・エミッタ飽和電圧 | $V_{BE}$(sat) | $I_C$= − 1.5A, $I_B$= − 75mA | | [illegible].95 | − 1.2 | V |
| コレクタ・ベース降伏電圧 | $V_{(BR)CBO}$ | $I_C$= − 10μA, $I_E$=0A | − 30 | | | V |
| コレクタ・エミッタ降伏電圧 | $V_{(BR)CEO}$ | $I_C$= − 1mA, $R_{BE}$=∞ | − 30 | | | V |
| エミッタ・ベース降伏電圧 | $V_{(BR)EBO}$ | $I_E$= − 10μA, $I_C$=0A | − 6 | | | V |
| 出力容量 | Cob | $V_{CB}$= − 10V, f=1M[illegible] | | 17 | | pF |
| ターンオン時間 | $t_{on}$ | 指定回[illegible]おいて | | 45 | | ns |
| 蓄積時間 | tstg | | | 200 | | ns |
| 下降時間 | tf | | | 23 | | ns |

スイッチングタイム測定回路図

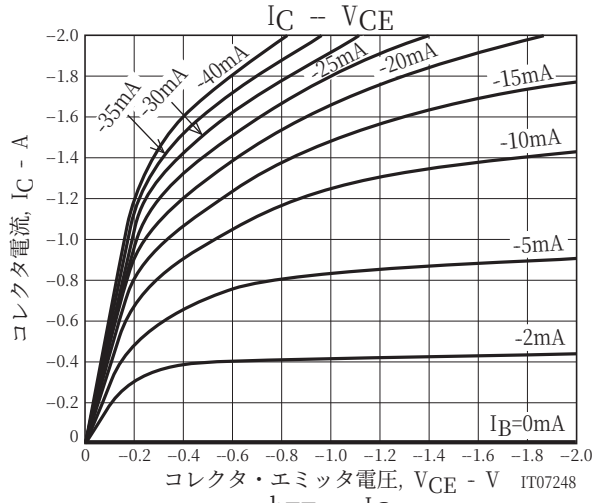


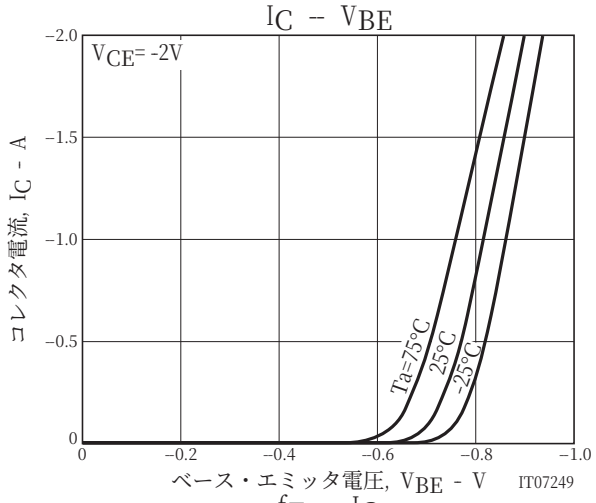

$I_C$=20$I_{B1}$= -20$I_{B2}$= -0.5A

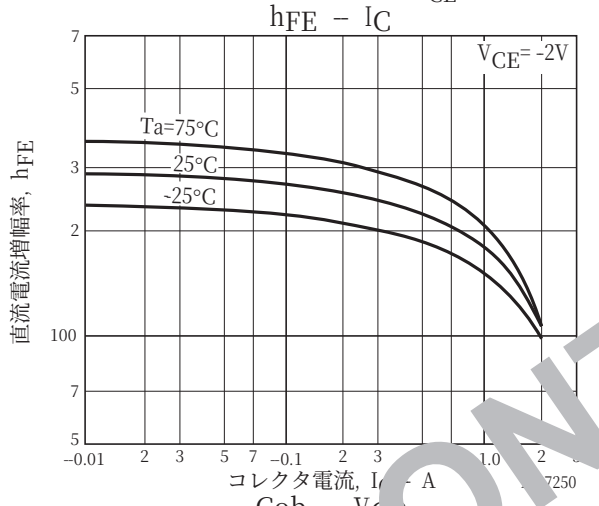
Ordering Information

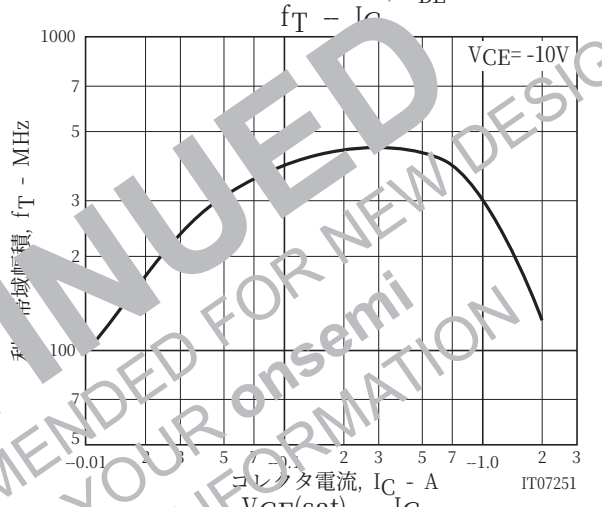
| Device | パッケージ名 | 最小梱包単位 | memo |
|---|---|---|---|
| 2SA2124-TD-E | PCP | 1,000pcs./reel | Pb Free |

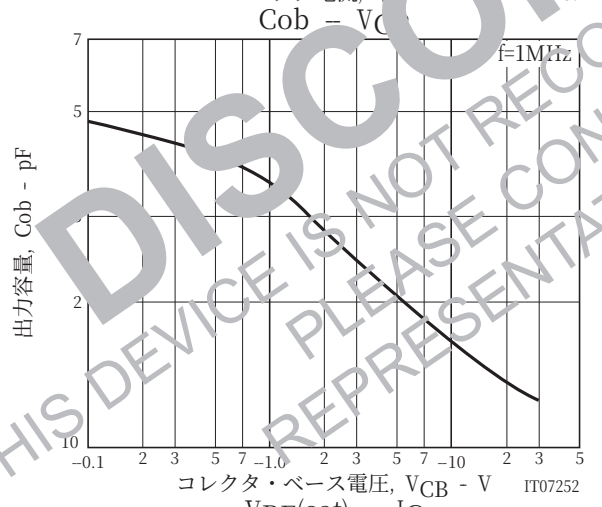
DISCONTINUED
THIS DEVICE IS NOT RECOMMENDED FOR NEW DESIGN
PLEASE CONTACT YOUR onsemi
REPRESENTATIVE FOR INFORMATION

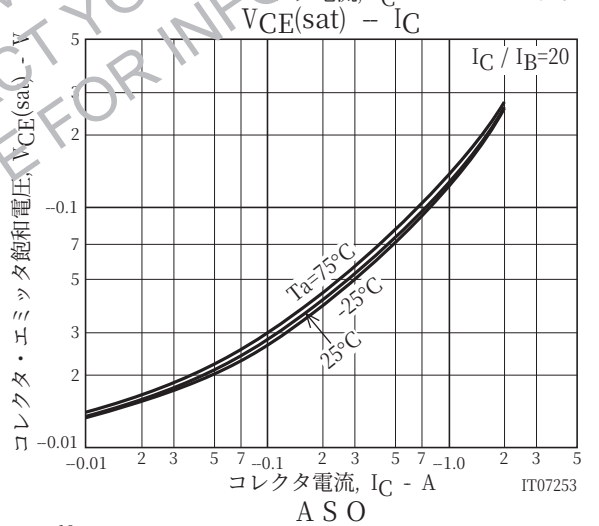


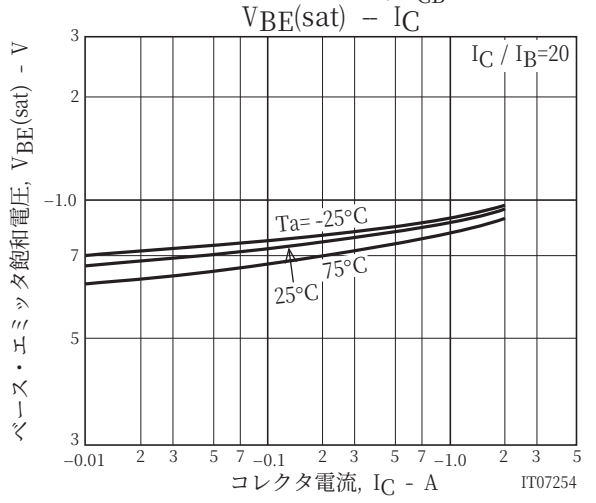



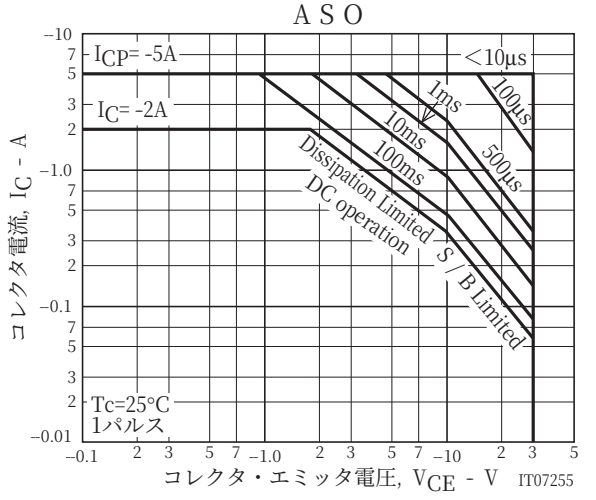



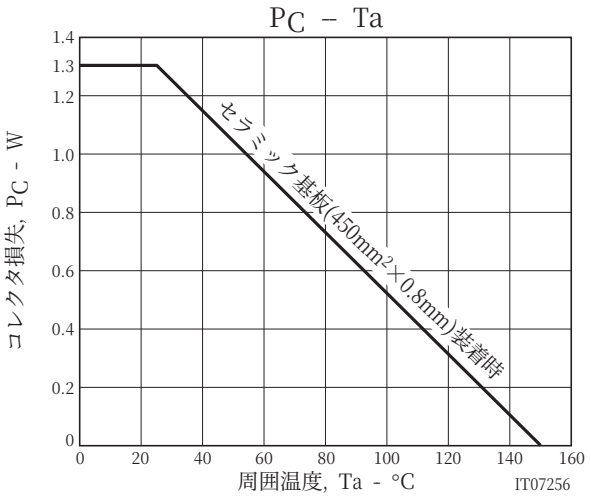



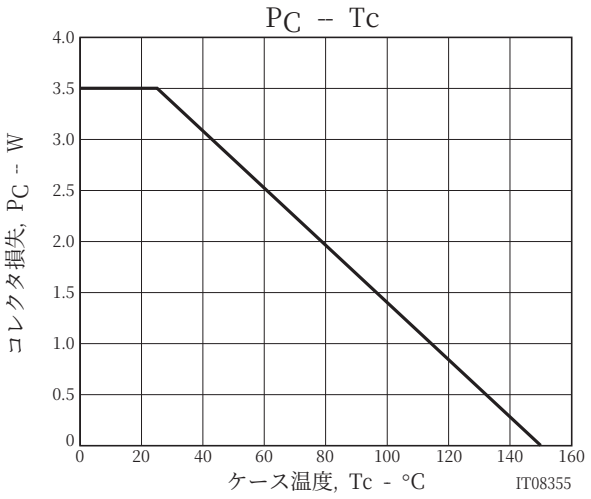




DISCONTINUED
THIS DEVICE IS NOT RECOMMENDED FOR NEW DESIGN
PLEASE CONTACT YOUR onsemi
REPRESENTATIVE FOR INFORMATION



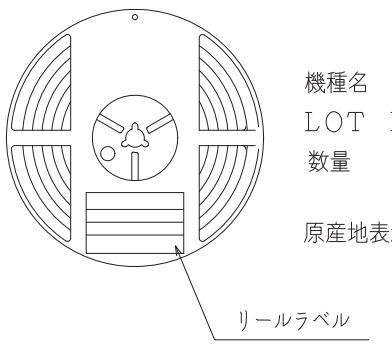

DISCONTINUED
THIS DEVICE IS NOT RECOMMENDED FOR NEW DESIGN
PLEASE CONTACT YOUR onsemi
REPRESENTATIVE FOR INFORMATION

ラジアルテーピング包装の情報
2SA2124-TD-E

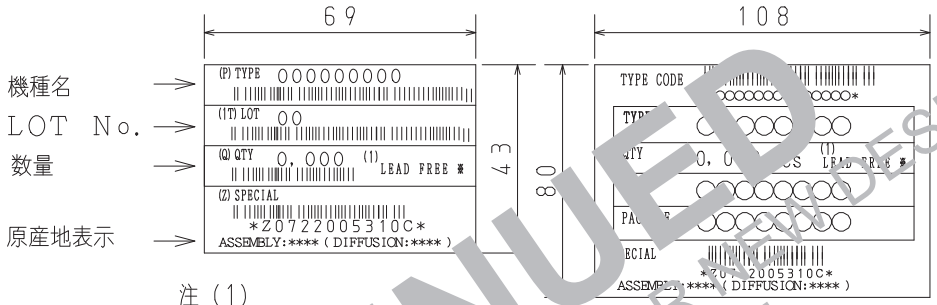
## 1．包装形態

| 収納パッケージ外形名称 | キャリアテープ型名 | 最大素子収納数（個） | | | 包　装　形　態 | |
|---|---|---|---|---|---|---|
| | | リール | 内装箱 | 外装箱 | 内装箱ＢＯＸ（Ｃ－１） | 外装箱ＢＯＸ（Ａ－７） |
| ＰＣＰ | ＰＣＰ | 1,000 | 4,000 | 24,000 | リール４巻収納<br>寸法：ｍｍ（外寸）<br>１８３×７２×１８５ | 内装箱６箱収納<br>寸法：ｍｍ（外寸）<br>４４０×１９５×２１０ |

### 包装方法




リールラベル，内装箱ラベル
（単位：ｍｍ）



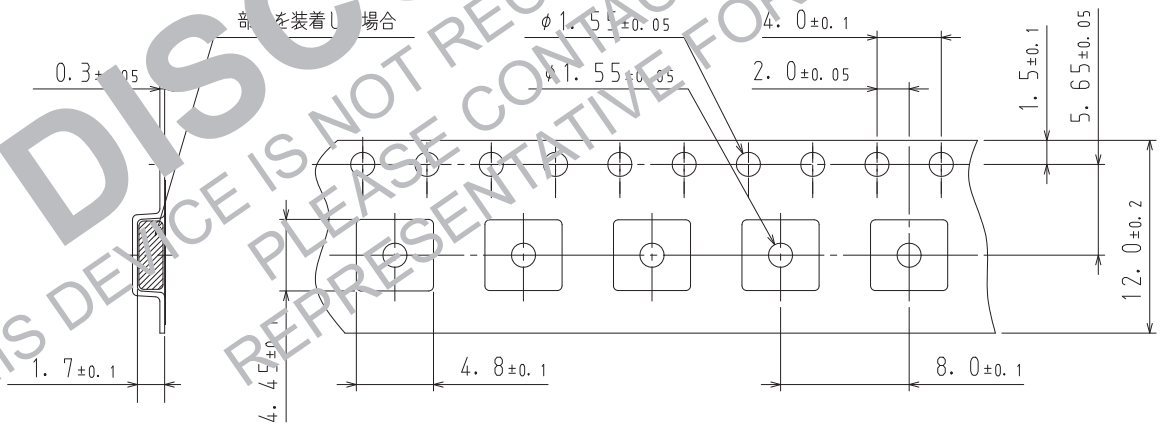

外装箱ラベル
注．工場出荷時のラベルです。
物流過程で形式が変わることもあります。

注（1）
LEAD FREE　%　記載
端子部の表面処理が　b　ソリー対応品であることを表す。

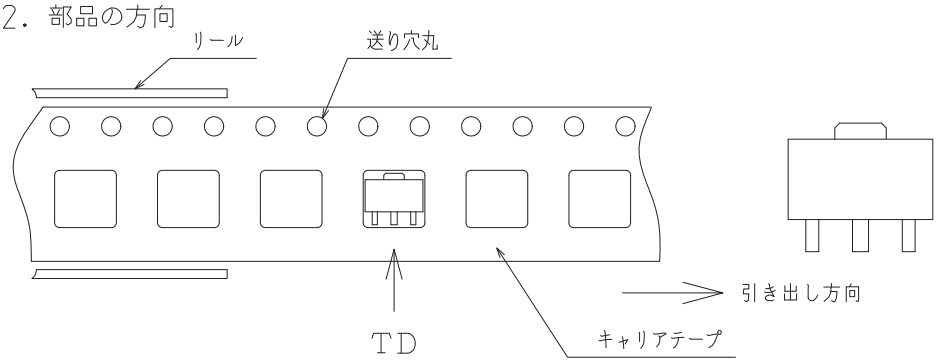
| ラベル表示 | JEITA Phase |
|---|---|
| LEAD FREE 3 | JEITA Phase 3A |
| LEAD FREE 4 | JEITA Phase 3 |

## 2．テーピングの構造

### 2－1．キャリアテープ寸法（単位：mm）




### 2－2．部品の方向

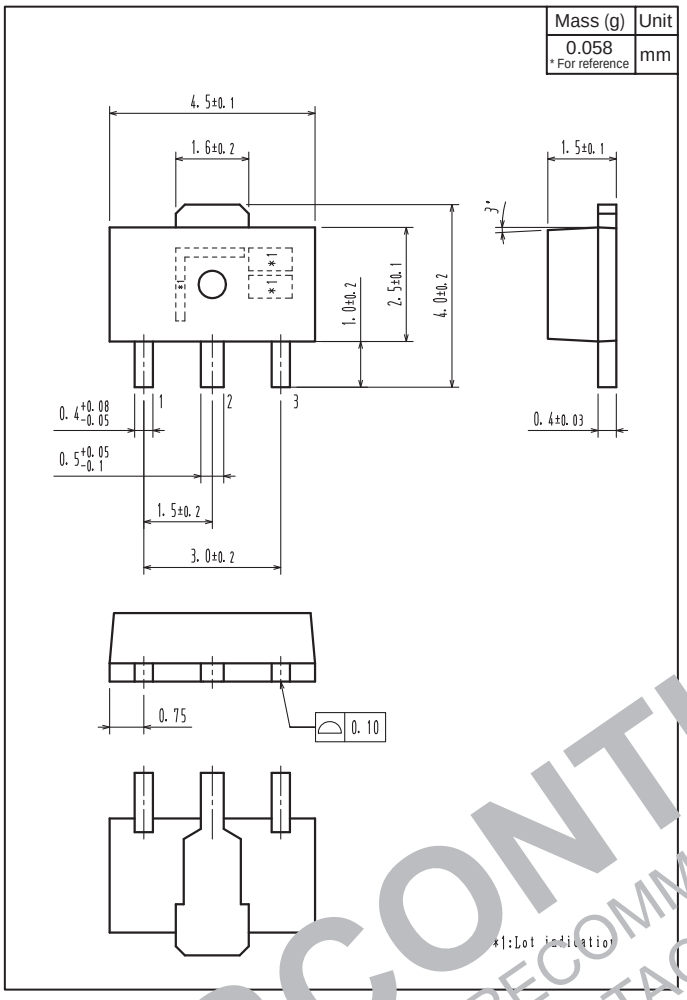



送り穴側に、電極端子が１本あるもの・・・・・TD

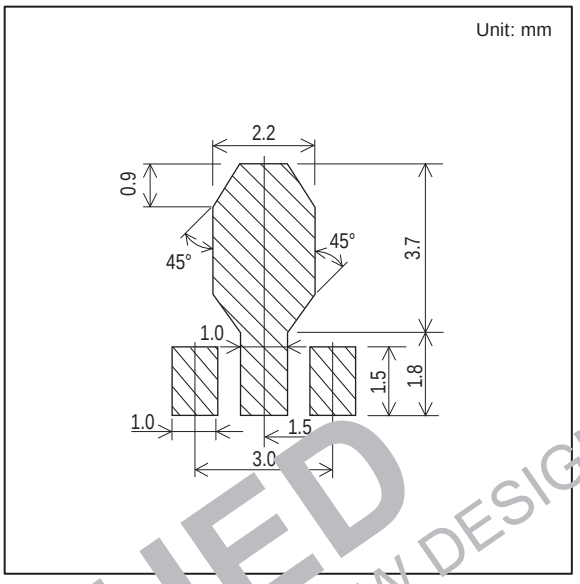
DISCONTINUED
THIS DEVICE IS NOT RECOMMENDED FOR NEW DESIGN
PLEASE CONTACT YOUR onsemi
REPRESENTATIVE FOR INFORMATION

## Outline Drawing

2SA2124-TD-E




## Land Pattern Example




DISCONTINUED
THIS DEVICE IS NOT RECOMMENDED FOR NEW DESIGN
PLEASE CONTACT YOUR onsemi
REPRESENTATIVE FOR INFORMATION

DISCONTINUED
THIS DEVICE IS NOT RECOMMENDED FOR NEW DESIGN
PLEASE CONTACT YOUR onsemi
REPRESENTATIVE FOR INFORMATION

ON Semiconductor and the ON logo are registered trademarks of Semiconductor Components Industries, LLC (SCILLC). SCILLC owns the rights to a number of patents, trademarks, copyrights, trade secrets, and other intellectual property. A listing of SCILLC's product/patent coverage may be accessed at www.onsemi.com/site/pdf/Patent-Marking.pdf. SCILLC reserves the right to make changes without further notice to any products herein. SCILLC makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does SCILLC assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation special, consequential or incidental damages. "Typical" parameters which may be provided in SCILLC data sheets and/or specifications can and do vary in different applications and actual performance may vary over time. All operating parameters, including "Typicals" must be validated for each customer application by customer's technical experts. SCILLC does not convey any license under its patent rights nor the rights of others. SCILLC products are not designed, intended, or authorized for use as components in systems intended for surgical implant into the body, or other applications intended to support or sustain life, or for any other application in which the failure of the SCILLC product could create a situation where personal injury or death may occur. Should Buyer purchase or use SCILLC products for any such unintended or unauthorized application, Buyer shall indemnify and hold SCILLC and its officers, employees, subsidiaries, affiliates, and distributors harmless against all claims, costs, damages, and expenses, and reasonable attorney fees arising out of, directly or indirectly, any claim of personal injury or death associated with such unintended or unauthorized use, even if such claim alleges that SCILLC was negligent regarding the design or manufacture of the part. SCILLC is an Equal Opportunity/Affirmative Action Employer. This literature is subject to all applicable copyright laws and is not for resale in any manner.
(参考訳)
ON Semiconductor 及び ON のロゴは Semiconductor Components Industries, LLC (SCILLC) の登録商標です。SCILLC は特許、商標、著作権、トレードシークレット ( 営業秘密 ) と他の知的所有権に対する権利を保有します。SCILLCの製品/特許の適用対象リストについては、以下のリンクからご覧いただけます。www.onsemi.com/site/pdf/Patent-Marking.pdf. SCILLCは通告なしで、本書記載の製品の変更を行うことがあります。SCILLCは、いかなる特定の目的での製品の適合性について保証しておらず、また、お客様の製品において回路の応用や使用から生じた責任、特に、直接的、間接的、偶発的な損害に対して、いかなる責任も負うことはできません。SCILLCデータシートや仕様書に示される可能性のある「標準的」パラメータは、アプリケーションによっては異なることもあり、実際の性能も時間の経過により変化する可能性があります。「標準的」パラメータを含むすべての動作パラメータは、ご使用になるアプリケーションに応じて、お客様の専門技術者において十分検証されるようお願い致します。SCILLCは、その特許権やその他の権利の下、いかなるライセンスも許諾しません。SCILLC製品は、人体への外科的移植を目的とするシステムへの使用、生命維持を目的としたアプリケーション、また、SCILLC製品の不具合による死傷等の事故が起こり得るようなアプリケーションなどへの使用を意図した設計はされておらず、また、これらを使用対象としておりません。お客様が、 このような意図されたものではない、 許可されていないアプリケーション用にSCILLC製品を購入または使用した場合、たとえ、SCILLCがその部品の設計または製造に関して過失があったと主張されたとしても、 そのような意図せぬ使用、 また未許可の使用に関連した死傷等から、直接、又は間接的に生じるすべてのクレーム、費用、損害、経費、および弁護士料などを、お客様の責任において補償をお願いいたします。また、SCILLCとその役員、従業員、子会社、関連会社、代理店に対して、いかなる損害も与えないものとします。
SCILLCは雇用機会均等/差別撤廃雇用主です。この資料は適用されるあらゆる著作権法の対象となっており、いかなる方法によっても再販することはできません。