ECH8102

ON

ON Semiconductor®

http://onsemi.jp

Bipolar Transistor

-30V, -12A, Low VCE(sat), PNP Single ECH8

用途

・大電力 IGBT / MOSFET ゲートドライブ, DC / DC コンバータ, ランプドライブ, モータドライブ

特長

- ・FBET, MBIT プロセス採用
- ・電流容量が大きい
- ・コレクタ・エミッタ飽和電圧が低い

- スイッチングスピードが速い
- ・許容損失が大きい
- ・ハロゲンフリー対応
- ・コレクタからエミッタへの逆流防止のため、IECO 保証追加

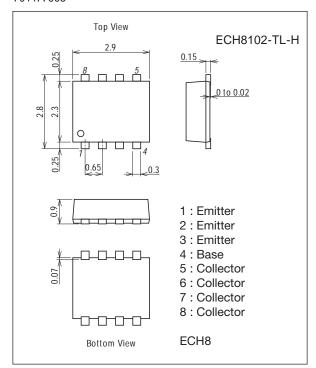
絶対最大定格 Absolute Maximum Ratings / Ta=25

項目	記号	条件	定格値	unit
コレクタ・ベース電圧	VCBO		- 30	V
コレクタ・エミッタ電圧	VCES		- 30	V
コレクタ・エミッタ電圧	VCEO		- 30	V
エミッタ・ベース電圧	VEBO		- 6	V
コレクタ電流	IC		- 12	Α
コレクタ電流 (パルス)	ICP		- 24	Α
ベース電流	IB		- 1.2	Α
コレクタ損失	PC	セラミック基板 (900mm² × 0.8mm) 装着時	1.6	W
接合部温度	Tj		150	
保存周囲温度	Tstg		- 55 ~ + 150	

最大定格を超えるストレスは、デバイスにダメージを与える危険性があります。最大定格は、ストレス印加に対してのみであり、推奨動作条件を超えての機能的動作に 関して意図するものではありません。推奨動作条件を超えてのストレス印加は、デバイスの信頼性に影響を与える危険性があります。

外形図

unit : mm (typ) 7011A-005

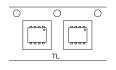


製品と外形に伴う情報

・パッケージ名 : ECH8 ・JEITA, JEDEC : -

・最小梱包単位 : 3,000 pcs./reel

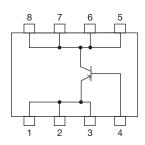
パッキングタイプ:TL



GB

マーキング

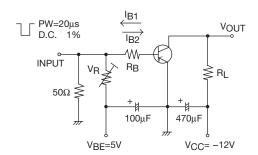
電気的接続図



電気的特性 Electrical Characteristics / Ta=25

項目	記号	条件	定格值			unit
	記与		min	typ	max	unit
コレクタしゃ断電流	ICBO	V _{CB} = - 30V, I _E =0A			- 0.1	μΑ
エミッタしゃ断電流	IEBO	VEB= - 4V, IC=0A			- 0.1	μΑ
エミッタしゃ断電流	IECO	VEC= - 4.5V, IC=0A			- 1	μΑ
	hFE1	V _{CE} = - 2V, I _C = - 500mA	200		560	
直流電流増幅率	hFE2	VCE= - 2V, IC= - 4A	150			
	hFE3	V _{CE} = - 2V, I _C = - 10A	100			
利得带域幅積	fŢ	VCE= - 10V, IC= - 500mA		140		MHz
出力容量	Cob	VCB= - 10V, f=1MHz		120		pF
コークク・エラルク約和電圧	VCE(sat)1	IC= - 6A, IB= - 300mA		- 80	- 135	mV
コレクタ・エミッタ飽和電圧	VCE(sat)2	IC= - 2A, IB= - 40mA		- 50	- 85	mV
ベース・エミッタ飽和電圧	VBE(sat)	IC= - 2A, IB= - 40mA		- 0.85	- 1.2	V
コレクタ・ベース降伏電圧	V(BR)CBO	IC= - 10μA, IE=0A	- 30			V
コレクタ・エミッタ降伏電圧	V(BR)CES	IC= - 100μA, RBE=0Ω	- 30			V
コレグダ・エミッタ降仏電圧	V(BR)CEO	IC= - 1mA, RBE=	- 30			V
エミッタ・ベース降伏電圧	V(BR)EBO	IE= - 10μA, IC=0A				V
ターンオン時間	ton			91		ns
蓄積時間	tstg	指定回路において		125		ns
下降時間	tf			17		ns

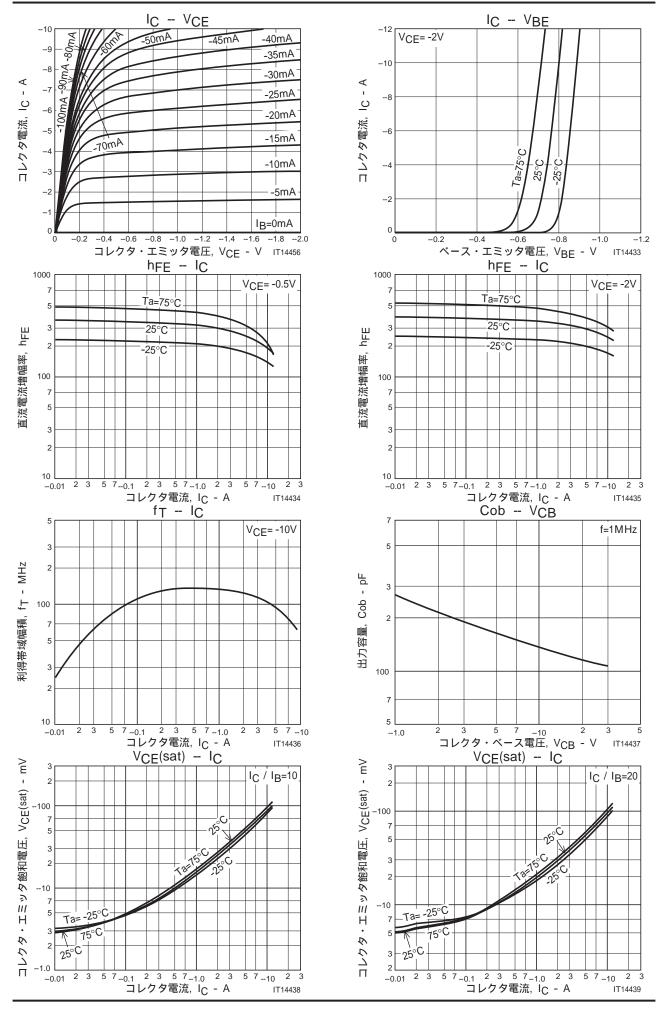
スイッチングタイム測定回路図

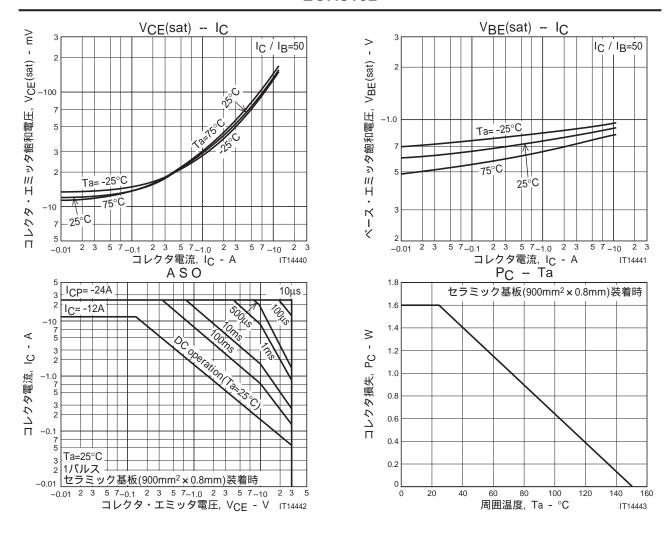


IC= -50IB1=25IB2= -5A

Ordering Information

Device	パッケージ名	最小梱包単位	memo	
ECH8102-TL-H	ECH8	3,000pcs./reel	Pb Free and Halogen Free	



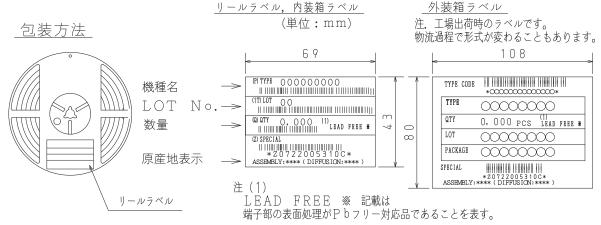


エンボステーピングの情報

ECH8102-TL-H

1. 包装形態

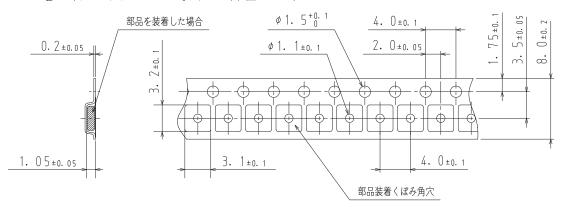
収納パッケージ	キャリアテープ	最大素子収納数(個)		数(個)	包 装 形 態		
外形名称	型名	リール	内装箱	外装箱	内装箱BOX(C-1)	外装箱B○X(A−7)	
ECH8	СРН6	3, 000	15, 000	90,000	リール5巻収納	内装箱6箱収納	
					寸法:mm(外寸)	寸法:mm (外寸)	
					183×72×185	440×195×210	



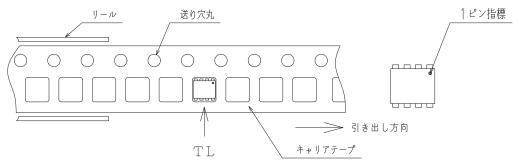
ラヘ゛ル表記	JEITA Phase		
LEAD FREE 3	JEITA Phase 3A		
LEAD FREE 4	JEITA Phase 3		

2. テーピングの構造

2-1. キャリアテープ寸法 (単位:mm)



2-2. 部品の方向



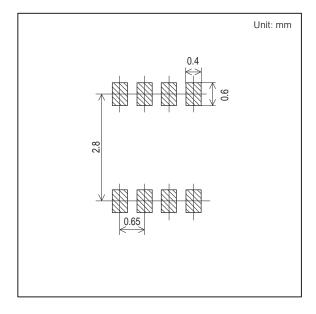
送り穴側に、1ピン指標があるもの・・・・・TL

Outline Drawing

ECH8102-TL-H

Mass (g) Unit 0.02 * For reference mm 0. 15^{+0. 1}_{-0. 05} 0. 25±0.06 2. 9±0.06 0~0.02 2. 8±0. 05 2. 3±0.06 LOT No. 0. 25±0.06 0. 3^{+0. 1} 0.65 PIN#1 0. 9±0. 05 0.05 \$ \$

Land Pattern Example



ON Semiconductor and the ON logo are registered trademarks of Semiconductor Components Industries, LLC (SCILLC). SCILLC owns the rights to a number of patents, trademarks, copyrights, trade secrets, and other intellectual property. A listing of SCILLC's product/patent coverage may be accessed at www.onsemi.com/site/pdf/Patent-Marking.pdf. SCILLC reserves the right to make changes without further notice to any products herein. SCILLC makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does SCILLC assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation special, consequential or incidental damages. "Typical" parameters which may be provided in SCILLC data sheets and/or specifications can and do vary in different applications and actual performance may vary over time. All operating parameters, including "Typicals" must be validated for each customer application by customer's technical experts. SCILLC does not convey any license under its patent rights nor the rights of others. SCILLC products are not designed, intended, or authorized for use as components in systems intended for surgical implant into the body, or other applications intended to support or sustain life, or for any other application in which the failure of the SCILLC product could create a situation where personal injury or death may occur. Should Buyer purchase or use SCILLC products for any such unintended or unauthorized application, Buyer shall indemnify and hold SCILLC and its officers, employees, subsidiaries, affiliates, and distributors harmless against all claims, costs, damages, and expenses, and reasonable attorney fees arising out of, directly or indirectly, any claim of personal injury or death associated with such unintended or unauthorized use, even if such claim alleges that SCILLC was negligent regarding the design or manufacture of the part. SCILLC is an Equ

ON Semiconductor 及び ON の口ゴは Semiconductor Components Industries, LLC (SCILLC) の登録商標です。SCILLC は特許、商標、著作権、トレードシークレット(営業秘密)と他の知的所有権に対する権利を保有します。 SCILLCの製品特許の適用対象リストについては、以下のリンクからご覧いただけます。 www.onsemi.com/site/pdf/Patent-Marking.pdf. SCILLCは通告なして、本書記載の製品の変更を行うことがあります。 SCILLCは、いかなる特定の目的での製品の適合性について保証しておらず、また、お客様の製品において回路の応用や使用から生じた責任、特に、直接的、間接的、偶発的な損害に対して、いかなる責任も負うことはできません。 SCILLCデータシートや仕様書に示される可能性のある「標準的」パラメータは、アプリケーションによっては異なることもあり、実際の性能も時間の経過により変化する可能性があります。 「標準的」パラメータを含むすべての動作パラメータは、ご使用になるアプリケーションに応じて、お客様の専門技術者において十分検証されるようお願い致します。 SCILLCは、その特許権やその他の権利の下、いかなるライセンスも許諾しません。 SCILLC製品は、人体への外科的移植を目的とするシステムへの使用、生命維持を目めとしたアプリケーション、また、SCILLC製品の不具合による死傷等の事故が起こり得るようなアプリケーションなどへの使用を意図した設計はされておらず、また、これらを使用対象としておりません。 お客様が、このような意図されたものではない、許可されていないアプリケーション用にSCILLC製品を購入または使用した場合、たとえ、SCILLCがその部品の設計または製造に関して過失があったと主張されたとしても、そのような意図せぬ使用、また未許可の使用に関連した死傷等から、直接、又は間接的に生じるすべてのクレーム、費用、損害、経費、および弁護士料などを、お客様の責任において補償をお願いいたします。また、SCILLCとその役員、従業員、子会社、関連会社、代理店に対して、いかなる損害も与えないものとします。

SCILLCは雇用機会均等/差別撤廃雇用主です。この資料は適用されるあらゆる著作権法の対象となっており、いかなる方法によっても再販することはできません。