



ON Semiconductor®

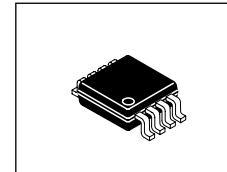
http://onsemi.jp

# LA6595DM

## モノリシックリニア集積回路 ファンモータ用BTL駆動 単相全波ドライバ

### 概要

LA6595DMは、単相バイポーラファンモータを、BTL出力リニア駆動により、無効電流を抑えた高効率、省電力、静音で駆動する。ロック保護、ロック検知回路が内蔵されており、高い信頼性、低騒音を要求される、ノートPC、民生機器電源用、カーオーディオ用、CPUクーラ等に最適である。



Micro8

### 特長

- ・ BTL出力による単相全波リニア駆動(ゲイン抵抗1k-360kΩ, 51dB)
- ・ 低電圧動作が可能で、使用電圧範囲が広い(2.2~14.0V)
- ・ 低飽和出力(上側+下側飽和電圧:  $V_{Osat}(total)=1.2V_{typ}$ ,  $I_O=200mA$ )
- ・ ロック保護回路、自動復帰回路内蔵
- ・ RD(ロック検知)出力内蔵
- ・ 熱保護回路
- ・ 超小型パッケージ (Micro8)

### 最大定格/Ta=25°C

項目	記号	条件	定格値	unit
電源電圧	$V_{CC\ max}$		15	V
出力電流	$I_{OUT\ max}$		0.5	A
出力耐圧	$V_{OUT\ max}$		15	V
RD出力端子出力耐圧	$V_{RD\ max}$		15	V
RD出力電流	$I_{RD\ max}$		10	mA
許容消費電力	$P_d\ max$	指定基板付き※	400	mW
動作周囲温度	$T_{opr}$		-30~+90	°C
保存周囲温度	$T_{stg}$		-55~+150	°C

※指定基板: 20.0mm×10.0mm×0.8mm, ガラスエポキシ基板

最大定格を超えるストレスは、デバイスにダメージを与える危険性があります。最大定格は、ストレス印加に対してのみであり、推奨動作条件を超えての機能的動作に関して意図するものではありません。推奨動作条件を超えてのストレス印加は、デバイスの信頼性に影響を与える危険性があります。

### 推奨動作範囲/Ta=25°C

項目	記号	条件	定格値	unit
電源電圧	$V_{CC}$		2.2~14.0	V
ホール入力同相入力電圧範囲	$V_{ICM}$		0~ $V_{CC}-1.5$	V

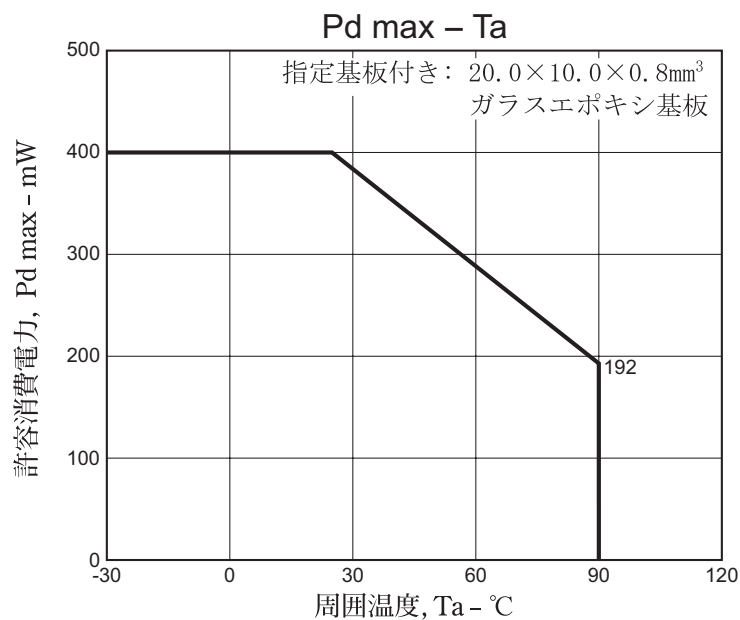
### ORDERING INFORMATION

See detailed ordering and shipping information on page 5 of this data sheet.

# LA6595DM

電気的特性/Ta=25°C, VCC=12V, 特に指定のない限り。

項目	記号	条件	min	typ	max	unit
回路電流	I <sub>CC1</sub>	駆動時 (CT=L)	3	6	9	mA
	I <sub>CC2</sub>	ロック保護時 (CT=H)	2.5	5	7.5	mA
ロック検出コンデンサ充電電流	I <sub>CT1</sub>		0.9	1.2	1.5	μA
コンデンサ放電電流	I <sub>CT2</sub>		0.10	0.18	0.25	μA
コンデンサ充放電電流比	R <sub>CT</sub>	R <sub>CT</sub> =I <sub>CT1</sub> /I <sub>CT2</sub>	5	6.5	8	
CT充電電圧	V <sub>CT1</sub>		1.3	1.5	1.7	V
CT放電電圧	V <sub>CT2</sub>		0.3	0.5	0.7	V
OUT出力 L 飽和電圧	V <sub>OL</sub>	I <sub>O</sub> =200mA		0.25	0.45	V
OUT出力 H 飽和電圧	V <sub>OH</sub>	I <sub>O</sub> =200mA		0.95	1.2	V
ホール入力感度	V <sub>HN</sub>	ゼロピーク値 (オフセット, ヒステリシスを含む)		7	15	mV
RD出力端子L電圧	V <sub>RD</sub>	I <sub>RD</sub> =5mA		0.15	0.3	V
RD出力端子リーク電流	I <sub>RDL</sub>	V <sub>RD</sub> =15V		1	30	μA



# LA6595DM

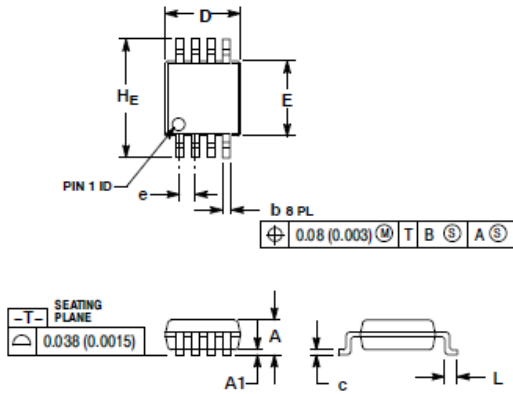
## 外形図

unit:mm (typ)

Micro8

CASE 846A-02

ISSUE J



### NOTES:

1. DIMENSIONING AND TOLERANCING PER ANSI Y14.5M, 1982.
2. CONTROLLING DIMENSION: MILLIMETER.
3. DIMENSION A DOES NOT INCLUDE MOLD FLASH, PROTRUSIONS OR GATE BURRS. MOLD FLASH, PROTRUSIONS OR GATE BURRS SHALL NOT EXCEED 0.15 (0.008) PER SIDE.
4. DIMENSION B DOES NOT INCLUDE INTERLEAD FLASH OR PROTRUSION. INTERLEAD FLASH OR PROTRUSION SHALL NOT EXCEED 0.25 (0.010) PER SIDE.
5. 846A-01 OBSOLETE, NEW STANDARD 846A-02.

DIM	MILLIMETERS			INCHES		
	MIN	NOM	MAX	MIN	NOM	MAX
A	--	--	1.10	--	--	0.043
A1	0.05	0.08	0.15	0.002	0.003	0.008
b	0.25	0.33	0.40	0.010	0.013	0.016
e	0.13	0.18	0.23	0.005	0.007	0.009
D	2.90	3.00	3.10	0.114	0.118	0.122
E	2.90	3.00	3.10	0.114	0.118	0.122
e	0.65 BSC			0.026 BSC		
L	0.40	0.55	0.70	0.016	0.021	0.028
Hc	4.75	4.90	5.05	0.187	0.193	0.199

### GENERIC MARKING DIAGRAM\*



XXXX = Specific Device Code

A = Assembly Location

Y = Year

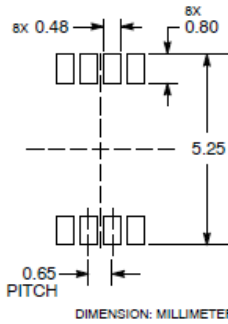
W = Work Week

• = Pb-Free Package

(Note: Microdot may be in either location)

\*This information is generic. Please refer to device data sheet for actual part marking. Pb-Free indicator, "G" or microdot "•", may or may not be present.

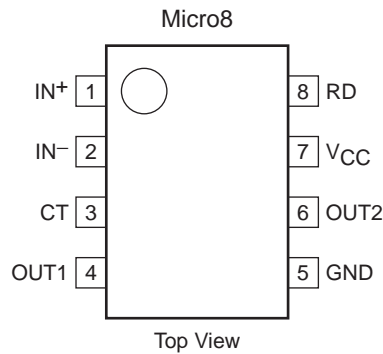
### RECOMMENDED SOLDERING FOOTPRINT\*



\*For additional information on our Pb-Free strategy and soldering details, please download the ON Semiconductor Soldering and Mounting Techniques Reference Manual, SOLDERRM/D.

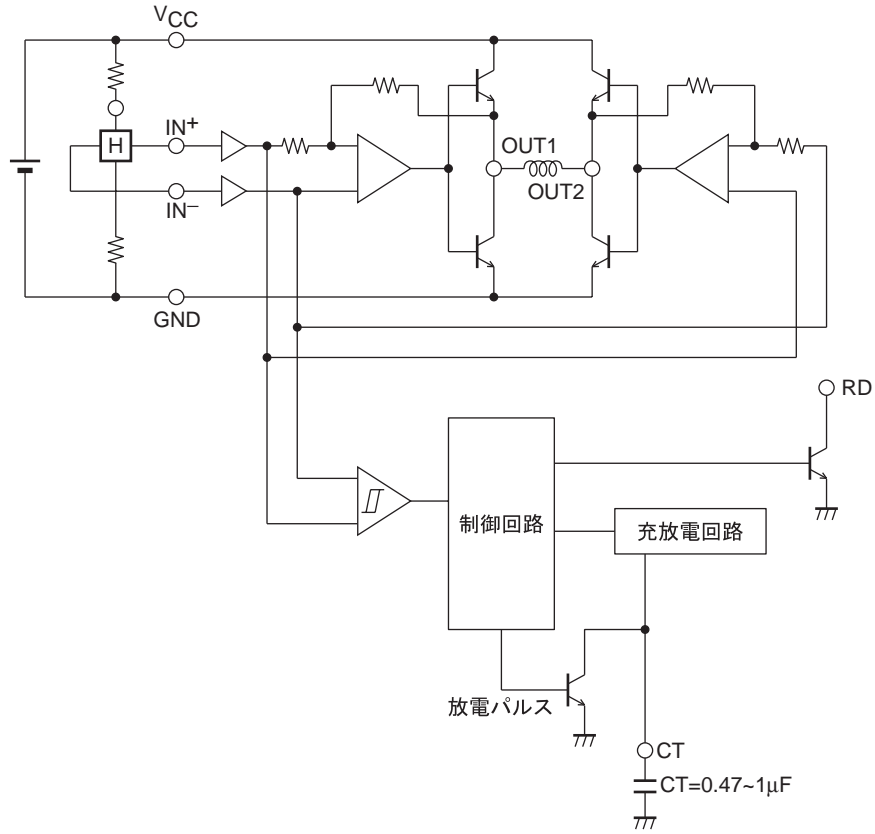
STYLE 1:	STYLE 2:	STYLE 3:
PIN 1: SOURCE	PIN 1: SOURCE 1	PIN 1: N-SOURCE
2: SOURCE	2: GATE 1	2: N-GATE
3: SOURCE	3: SOURCE 2	3: P-SOURCE
4: GATE	4: GATE 2	4: P-GATE
5: DRAIN	5: DRAIN 2	5: P-DRAIN
6: DRAIN	6: DRAIN 2	6: P-DRAIN
7: DRAIN	7: DRAIN 1	7: N-DRAIN
8: DRAIN	8: DRAIN 1	8: N-DRAIN

## ピン配置図



# LA6595DM

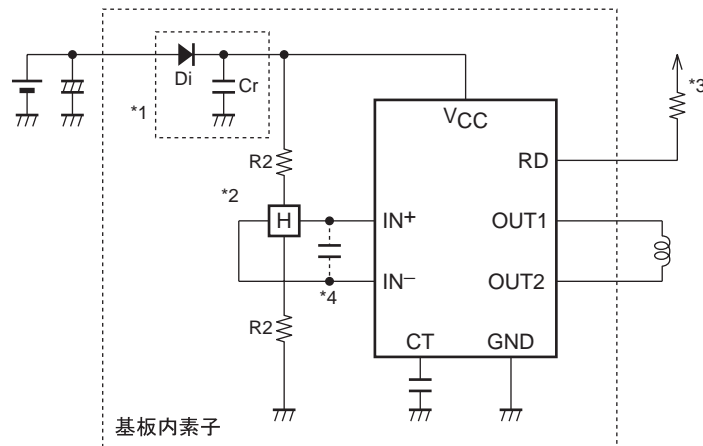
## ブロック図



## 真理値表

IN <sup>-</sup>	IN <sup>+</sup>	CT	OUT1	OUT2	RD	モード
H	L	L	H	L	L	回転中
L	H		L	H	L	
-	-	H	OFF	OFF	OFF	ロック保護

## 応用回路例



- \*1 逆接続時破壊防止Diを使用する場合、コンデンサCrをいれ、回生電流ルートを確保する必要がある。同様に、ファン電源ライン上の近傍に、コンデンサが無い場合は、信頼性向上のために、Crが必要である。
- \*2 ホールバイアスをVCCからとる場合、図の様に、 $1/2 \times V_{CC}$ バイアスすること。ホール出力を増幅しコイルを電圧制御することにより、リニア駆動する。ホール素子出力が大きい場合は、起動性、効率が良くなるが、ホール素子を調整する事により、より静音化される。
- \*3 未使用時は、オープンにする。
- \*4 ホール出力からICのホール入力までの配線が長いときは、配線にノイズがのってくる場合があるので、そのときは図のようにコンデンサを入れること。

## ORDERING INFORMATION

Device	Package	Shipping (Qty / Packing)
LA6595DMR2G	Micro8 (Pb-Free / Halogen Free)	4000 / Tape & Reel

ON Semiconductor and the ON logo are registered trademarks of Semiconductor Components Industries, LLC (SCILLC). SCILLC owns the rights to a number of patents, trademarks, copyrights, trade secrets, and other intellectual property. A listing of SCILLC's product/patent coverage may be accessed at [www.onsemi.com/site/pdf/Patent-Marking.pdf](http://www.onsemi.com/site/pdf/Patent-Marking.pdf). SCILLC reserves the right to make changes without further notice to any products herein. SCILLC makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does SCILLC assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation special, consequential or incidental damages. "Typical" parameters which may be provided in SCILLC data sheets and/or specifications can and do vary in different applications and actual performance may vary over time. All operating parameters, including "Typicals" must be validated for each customer application by customer's technical experts. SCILLC does not convey any license under its patent rights nor the rights of others. SCILLC products are not designed, intended, or authorized for use as components in systems intended for surgical implant into the body, or other applications intended to support or sustain life, or for any other application in which the failure of the SCILLC product could create a situation where personal injury or death may occur. Should Buyer purchase or use SCILLC products for any such unintended or unauthorized application, Buyer shall indemnify and hold SCILLC and its officers, employees, subsidiaries, affiliates, and distributors harmless against all claims, costs, damages, and expenses, and reasonable attorney fees arising out of, directly or indirectly, any claim of personal injury or death associated with such unintended or unauthorized use, even if such claim alleges that SCILLC was negligent regarding the design or manufacture of the part. SCILLC is an Equal Opportunity/Affirmative Action Employer. This literature is subject to all applicable copyright laws and is not for resale in any manner.

(参考訳)

ON Semiconductor及びONのロゴはSemiconductor Components Industries, LLC (SCILLC)の登録商標です。SCILLCは特許、商標、著作権、トレードシークレット(営業秘密)と他の知的所有権に対する権利を保有します。SCILLCの製品/特許の適用対象リストについては、以下のリンクからご覧いただけます。[www.onsemi.com/site/pdf/Patent-Marking.pdf](http://www.onsemi.com/site/pdf/Patent-Marking.pdf)。SCILLCは通告なしで、本書記載の製品の変更を行うことがあります。SCILLCは、いかなる特定の目的での製品の適合性について保証しておらず、また、お客様の製品において回路の応用や使用から生じた責任、特に、直接的、間接的、偶発的な損害に対して、いかなる責任も負うことはできません。SCILLCデータシートや仕様書に示される可能性のある「標準的」パラメータは、アプリケーションによっては異なることもあり、実際の性能も時間の経過により変化する可能性があります。「標準的」パラメータを含むすべての動作パラメータは、ご使用になるアプリケーションに応じて、お客様の専門技術者において十分検証されるようお願い致します。SCILLCは、その特許権やその他の権利の下、いかなるライセンスも許しません。SCILLC製品は、人体への外科的移植を目的とするシステムへの使用、生命維持を目的としたアプリケーション、また、SCILLC製品の不具合による死傷等の事故が起こり得るようなアプリケーションなどへの使用を意図した設計はされておらず、また、これらを使用対象としておりません。お客様が、このような意図されたものではない、許可されていないアプリケーション用にSCILLC製品を購入または使用した場合、たとえ、SCILLCがその部品の設計または製造に関して過失があったと主張されたとしても、そのような意図せぬ使用、また未許可の使用に関連した死傷等から、直接、又は間接的に生じるすべてのクレーム、費用、損害、経費、および弁護士料などを、お客様の責任において補償をお願いいたします。また、SCILLCとその役員、従業員、子会社、関連会社、代理店に対して、いかなる損害も与えないものとします。

SCILLCは雇用機会均等/差別撤廃雇用主です。この資料は適用されるあらゆる著作権法の対象となっており、いかなる方法によっても再販することはできません。