

SB1003M3

Schottky Barrier Diode 30V, 1A, Low IR, Single



ON Semiconductor®

www.onsemi.jp

用途

- スイッチングレギュレータ, コンバータ, チョップ等の
高周波回路整流用

特長

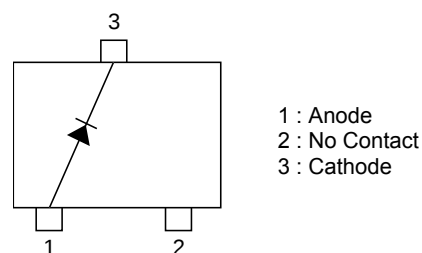
- スイッチングノイズが小さい
- 高信頼性プレーナ構造でリーク電流が小さく、信頼性が高い
- 超小型パッケージのため、セットの小型化、薄型化が可能である
(実装高0.85mm)
- 鉛フリー : SB1003M3-TL-E
- ハロゲンフリー : SB1003M3-TL-W

絶対最大定格 / Ta = 25°C (Note 1)

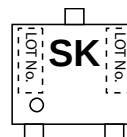
項目	Symbol	Value	Unit
繰り返しピーク逆電圧	VRRM	30	V
非繰り返しピーク逆サージ電圧	VRSM	35	V
平均出力電流	IO	1.0	A
サージ順電流 50Hz 正弦波 1 サイクル	IFSM	10	A
接合部温度	Tj	-55 to +125	°C
保存周囲温度	Tstg	-55 to +125	°C

Note 1 : 最大定格を超えるストレスは、デバイスにダメージを与える危険性があります。
これらの定格値を超えた場合は、デバイスの機能性を損ない、ダメージが生じたり、信頼性に影響を及ぼす危険性があります。

電氣的接続図



マーキング



ORDERING INFORMATION

See detailed ordering and shipping information on page 4 of this data sheet.

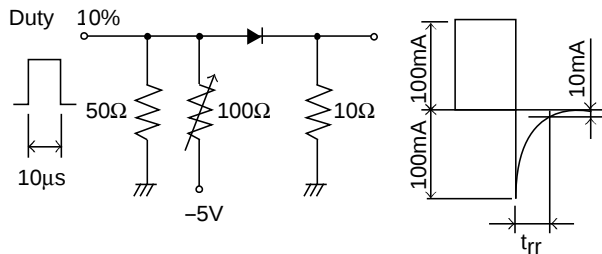
SB1003M3

電気的特性 / Ta = 25°C (Note 2)

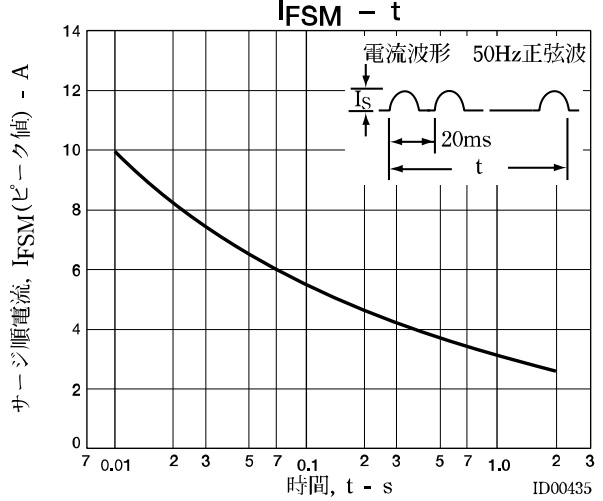
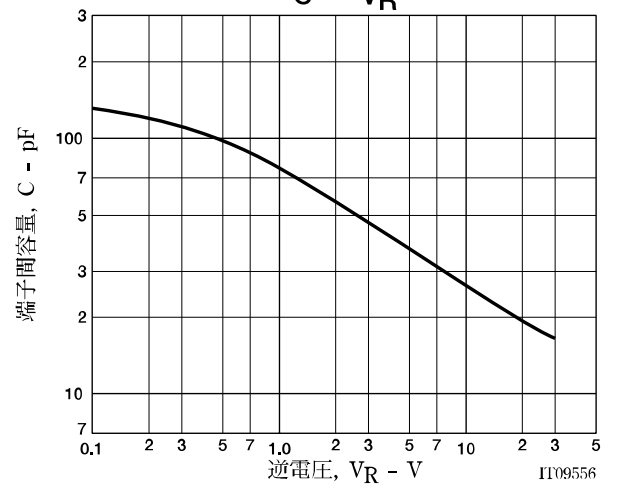
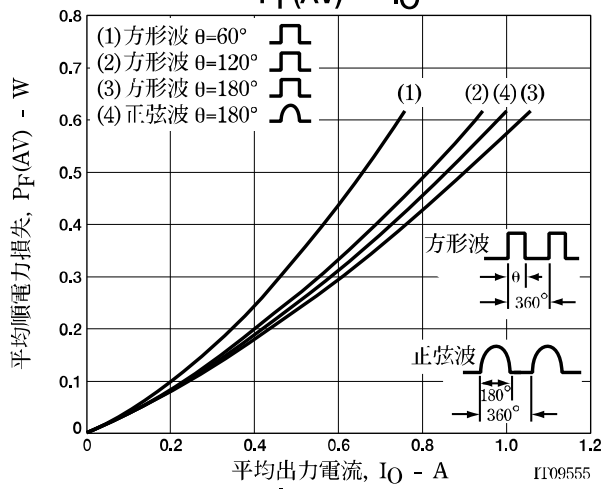
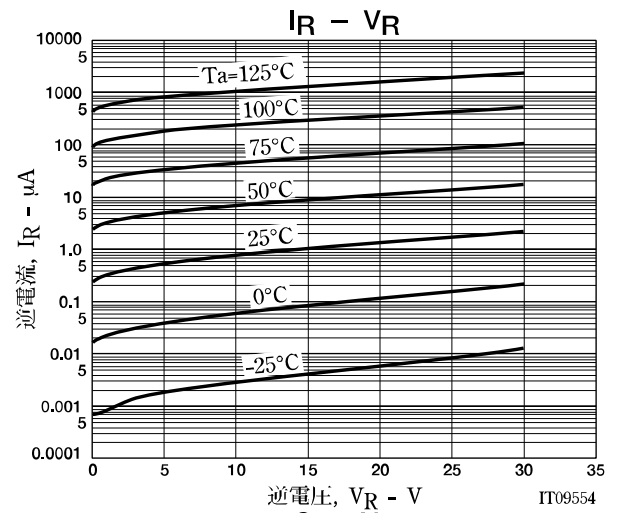
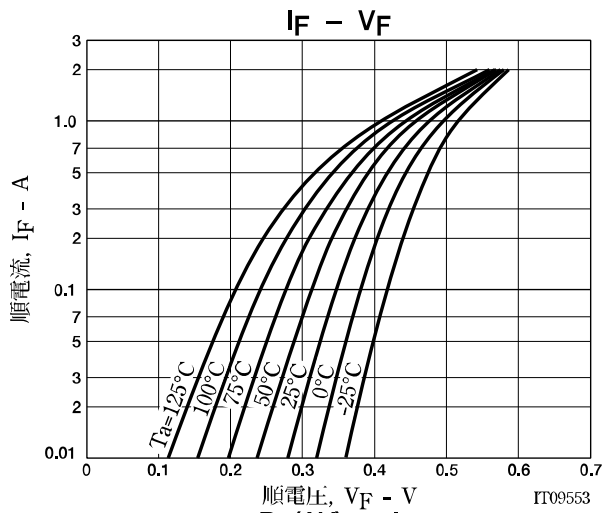
項目	記号	条件	定格値			Unit
			min	typ	max	
逆電圧	V _R	I _R =0.5mA	30			V
順電圧	V _{F1}	I _F =0.7A		0.45	0.50	V
	V _{F2}	I _F =1.0A		0.48	0.53	V
逆電流	I _R	V _R =16V			15	μA
端子間容量	C	V _R =10V, f=1MHz		27		pF
逆回復時間	t _{rr}	I _F =I _R =100mA, 指定回路において			10	ns
熱抵抗	R _{th(j-a)} 1	ガラスエポキシ基板銅箔 (0.72mm ² × 0.03mm)装着時		94.7		°C/W
	R _{th(j-a)} 2	セラミック基板 (500mm ² × 0.8mm)装着時		67.7		°C/W

Note 2: 製品パラメータは、特別な記述が無い限り、記載されたテスト条件に対する電気的特性で示しています。異なる条件下で製品動作を行った時には、電気的特性で示している特性を得られない場合があります。

t_{rr} 指定回路図



SB1003M3



SB1003M3

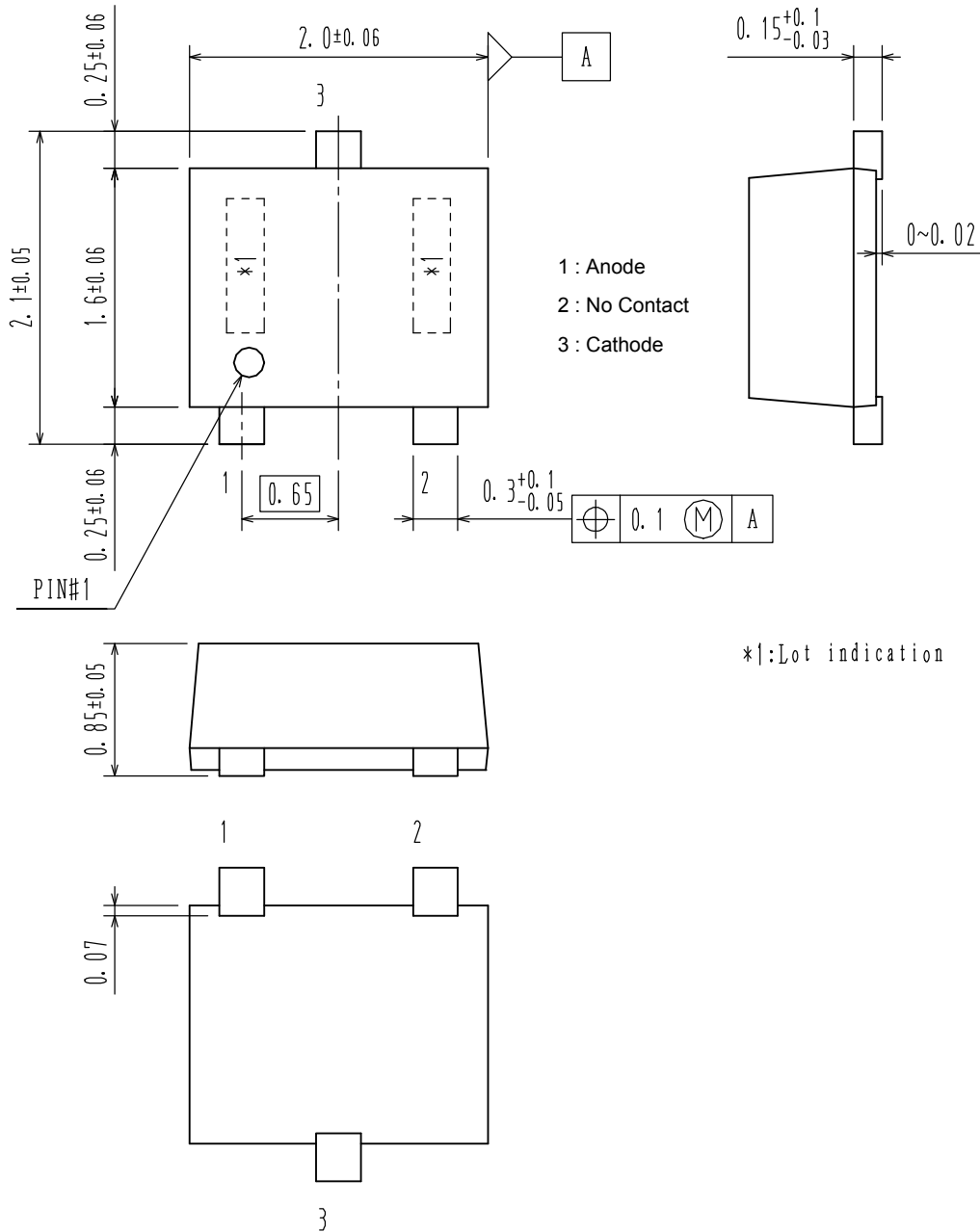
外形図

unit : mm

SC-70FL / MCPH3

CASE 419AQ

ISSUE 0



ORDERING INFORMATION

Device	Marking	Package	Shipping (Qty / Packing)
SB1003M3-TL-E	SK	SC-70FL / MCPH3 (Pb-Free)	3,000 / Tape & Reel
SB1003M3-TL-W		SC-70FL / MCPH3 (Pb-Free / Halogen Free)	

† For information on tape and reel specifications, including part orientation and tape sizes, please refer to our Tape and Reel Packaging Specifications Brochure, BRD8011/D. http://www.onsemi.com/pub_link/Collateral/BRD8011-D.PDF

ON Semiconductor and the ON logo are registered trademarks of Semiconductor Components Industries, LLC (SCILLC). SCILLC owns the rights to a number of patents, trademarks, copyrights, trade secrets, and other intellectual property. A listing of SCILLC's product/patent coverage may be accessed at www.onsemi.com/site/pdf/Patent-Marking.pdf. SCILLC reserves the right to make changes without further notice to any products herein. SCILLC makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does SCILLC assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation special, consequential or incidental damages. "Typical" parameters which may be provided in SCILLC data sheets and/or specifications can and do vary in different applications and actual performance may vary over time. All operating parameters, including "Typicals" must be validated for each customer application by customer's technical experts. SCILLC does not convey any license under its patent rights nor the rights of others. SCILLC products are not designed, intended, or authorized for use as components in systems intended for surgical implant into the body, or other applications intended to support or sustain life, or for any other application in which the failure of the SCILLC product could create a situation where personal injury or death may occur. Should Buyer purchase or use SCILLC products for any such unintended or unauthorized application, Buyer shall indemnify and hold SCILLC and its officers, employees, subsidiaries, affiliates, and distributors harmless against all claims, costs, damages, and expenses, and reasonable attorney fees arising out of, directly or indirectly, any claim of personal injury or death associated with such unintended or unauthorized use, even if such claim alleges that SCILLC was negligent regarding the design or manufacture of the part. SCILLC is an Equal Opportunity/Affirmative Action Employer. This literature is subject to all applicable copyright laws and is not for resale in any manner.

(参考訳)

ON Semiconductor及びONのロゴはSemiconductor Components Industries, LLC (SCILLC)の登録商標です。SCILLCは特許、商標、著作権、トレードシークレット(営業秘密)と他の知的所有権に対する権利を保有します。SCILLCの製品/特許の適用対象リストについては、以下のリンクからご覧いただけます。www.onsemi.com/site/pdf/Patent-Marking.pdf。SCILLCは通告なしで、本書記載の製品の変更を行うことがあります。SCILLCは、いかなる特定の目的での製品の適合性について保証しておらず、また、お客様の製品において回路の応用や使用から生じた責任、特に、直接的、間接的、偶発的な損害に対して、いかなる責任も負うことはできません。SCILLCデータシートや仕様書に示される可能性のある「標準的」パラメータは、アプリケーションによっては異なることもあり、実際の性能も時間の経過により変化する可能性があります。「標準的」パラメータを含むすべての動作パラメータは、ご使用になるアプリケーションに応じて、お客様の専門技術者において十分検証されるようお願い致します。SCILLCは、その特許権やその他の権利の下、いかなるライセンスも許諾しません。SCILLC製品は、人体への外科的移植を目的とするシステムへの使用、生命維持を目的としたアプリケーション、また、SCILLC製品の不具合による死傷等の事故が起こり得るようなアプリケーションなどへの使用を意図した設計はされておらず、また、これらを使用対象としておりません。お客様が、このような意図されたものではない、許可されていないアプリケーション用にSCILLC製品を購入または使用した場合、たとえ、SCILLCがその部品の設計または製造に関して過失があったと主張されたとしても、そのような意図せぬ使用、また未許可の使用に関連した死傷等から、直接、又は間接的に生じるすべてのクレーム、費用、損害、経費、および弁護士料などを、お客様の責任において補償をお願いいたします。また、SCILLCとその役員、従業員、子会社、関連会社、代理店に対して、いかなる損害も与えないものとします。

SCILLCは雇用機会均等/差別撤廃雇用主です。この資料は適用されるあらゆる著作権法の対象となっており、いかなる方法によっても再販することはできません。