

製品概要

CAT24C208: EEPROM シリアル 8-Kb デュアル ポート

技術情報は、データシートをご参照ください。

CAT24C208 は、EEPROM シリアル 8-Kb デュアル ポートで、内部編成は 1 セグメントあたり 256 バイトの 4 セグメントです。CAT24C208 は、16 バイトのページ書き込みバッファを備え、2 つに分かれた I2C 互換ポート、DSP (SDA、SCL) と DDC (SDA、SCL) のいずれかからアクセスできます。2 つのインタフェース間のアービトレーションは自動で行われ、各インタフェースからのメモリへのアクセスを別々のものとして表現できます。

特長

- Supports Standard and Fast I2C Protocol
 - 2.5V to 5.5V Operation
 - 16-byte Page Write Buffer
 - Schmitt Triggers and Noise Protection Filters on I2C Bus Input
 - Low Power CMOS Technology
 - 1,000,000 Program/Erase Cycles
 - 100 Year Data Retention
 - Industrial Temperature Ranges
 - SOIC 8-Lead Package
 - This Device is PbFree, Halogen Free/BFR Free, and RoHS Compliant
- For more features, see the data sheet

アプリケーション

- VESA™ Plug-and-Play Applications in LCD Projectors and Monitors

電氣的仕様

製品	Pricing (\$/Unit)	Compliance	Status	Type	Density	Organization	Data Transmission Standard	f _{cycle} Max (kHz)	t _{acc} Max ns	V _{CC} Min (V)	V _{CC} Max (V)	I _{standby} Max (μA)	I _{act} Max (mA)	T Min (°C)	T Max (°C)	Package Type
CAT24C208WI-GT3	0.6667	Pb-free Halide free non AEC-Q and PPAP	Active	Serial	8 kb	1k x 8	I2C	400	-	2.5	5.5	50	1	-40	85	SOIC-8

詳細は、弊社 www.onsemi.jp の営業または販売代理店にお問い合わせください。

10/20/2020 作成