

製品概要

PCA9655E: I/Oポート・エキスパンダ、I2C、16ビット、リモート低電力、割り込み機能付き

技術情報は、データシートをご参照ください。

PCA9655E は、I2C-bus と SMBus を通じて、16 ビットの汎用パラレル入出力 (GPIO) 拡張機能を提供します。PCA9655E は 2 つの 8 ビット構成 (入力または出力選択)、つまり、入力、出力および極性反転 (アクティブ HIGH または アクティブ LOW 動作) レジスタで構成されています。電源投入時、すべての IO はデフォルトで入力になります。対応する IO 構成ビットに記述することにより、各 IO を入力、または出力として構成することが可能です。各入力または出力のデータは、対応する入力または出力レジスタに保存されます。極性反転レジスタは、読み取りレジスタの場合、極性を反転させるために使用できます。システム・マスタは、すべてのレジスタを読み取ることができます。PCA9655E は、オープン・ドレイン割り込み出力を提供します。これは入力状態が、対応する入力ポートのレジスタ状態と異なるときにアクティブ化されます。割り込み出力は、入力状態が変化したことをシステム・マスタに示すために使用されます。電源オン・リセットは、レジスタにデフォルト値を設定し、デバイス状態マシンを初期化します。3 つのハードウェア・ピン (AD0、AD1、AD2) は、デバイスの I2C-bus スレーブ・アドレスの構成に使用されます。最高 64 個のデバイスで、同じ I2C-bus および SMBus を共有できます。

特長

- VCC Operating Range: 1.65 V to 5.5 V
- SDA Sink Capability: 30 mA
- 5.5 V Tolerant I/Os
- Polarity Inversion Register
- Active LOW Interrupt Output
- Low Standby Current
- Noise Filter on SCL/SDA Inputs
- No Glitch on Powerup
- Internal Poweron Reset
- 64 Programmable Slave Addresses Using Three Address Pins

For more features, see the data sheet

アプリケーション

- Input/output Port Expansion for Extended Addressing Capability

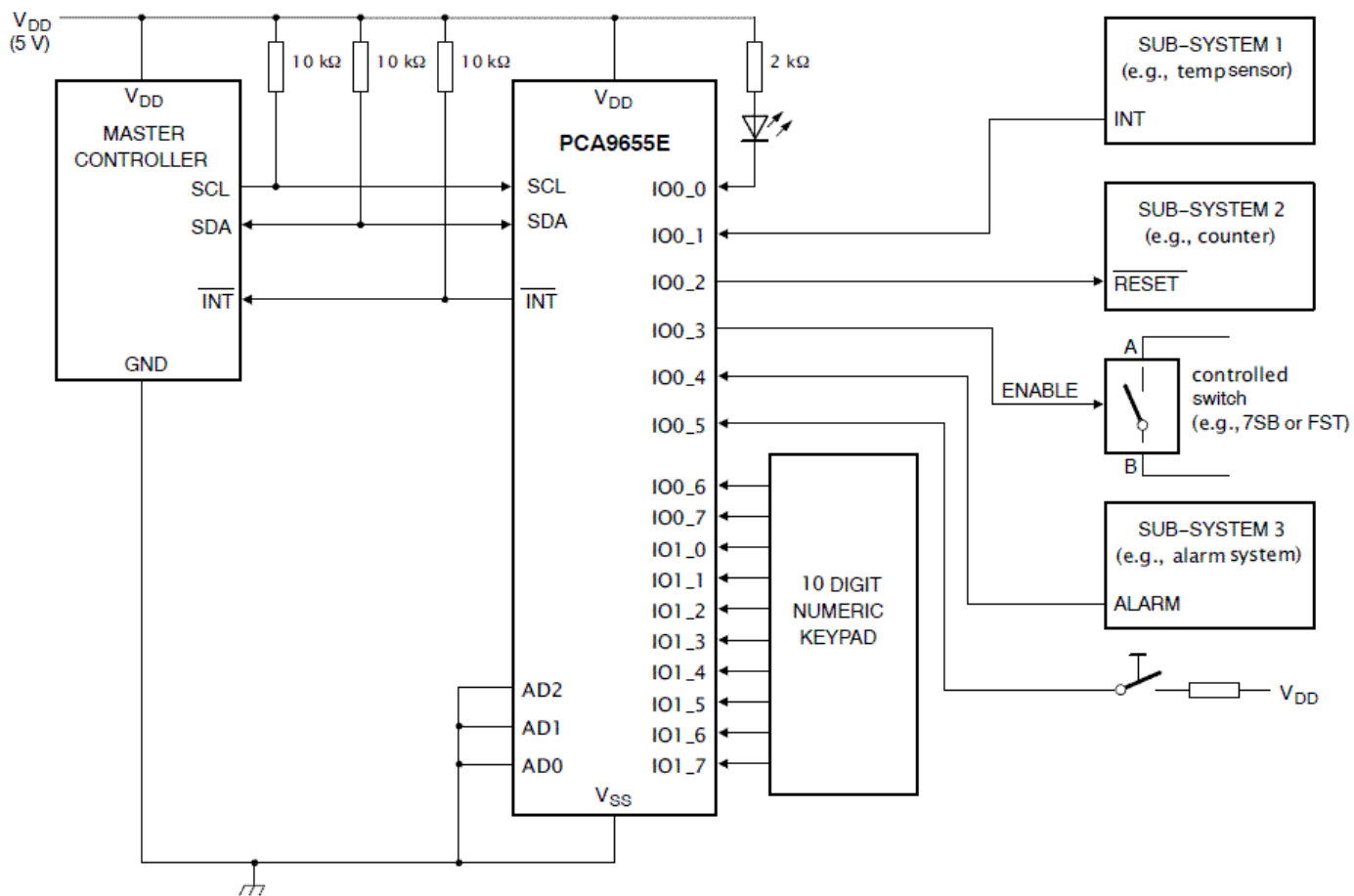
最終製品

- Keyboards

電気的仕様

製品	Pricing (\$/Unit)	Compliance	Status	I/O	Cascade ble	V _{CC} Min (V)	V _{CC} Max (V)	Interrupt Output	I/O Pullups	LED Blink/PW M	I _O Min (mA)	Package Type
PCA9655EDTR2G	0.9333	Pb-free Halide free non AEC-Q and PPAP	Active	16	8 Slave ID Address es	1.65	5.5	Yes	Yes	No	25	TSSOP- 24
PCA9655EDWR2G	0.9333	Pb-free Halide free non AEC-Q and PPAP	Active	16	8 Slave ID Address es	1.65	5.5	Yes	Yes	No	25	
PCA9655EMTTXG	0.9333	Pb-free Halide free non AEC-Q and PPAP	Active	16	8 Slave ID Address es	1.65	5.5	Yes	Yes	No	25	QFN-24

アプリケーション・ダイアグラム



Device address configured as 0100 000xb for this example.

IO0_0, IO0_2, IO0_3 configured as outputs.

IO0_1, IO0_4, IO0_5 configured as inputs.

IO0_6, IO0_7, and IO1_0 to IO1_7 configured as inputs.

詳細は、弊社 www.onsemi.jp の営業または販売代理店にお問い合わせください。

9/24/2020 作成