

## 製品概要

### MM74HC595: 出力ラッチ搭載 8 ビット・シフト・レジスタ

技術情報は、データシートをご参照ください。

高速シフト・レジスタ MM74HC595 は、高度なシリコンゲート CMOS テクノロジを利用します。高ノイズ耐量で低電力消費の標準 CMOS 集積回路で、15 LS-TTL の負荷を駆動できます。このデバイスには、8 ビット D タイプ・ストレージ・レジスタにフィードする 8 ビット・シリアルイン・パラレルアウト・シフト・レジスタが含まれています。ストレージ・レジスタには 8 つの 3 ステート出力があります。シフト・レジスタとストレージ・レジスタの両方に個別のクロックがあります。シフト・レジスタには、カスケード用の直接オーバーライド・クリア・ピン、シリアル入力ピン、シリアル出力 (標準) ピンがあります。シフト・レジスタとストレージ・レジスタのいずれも、正エッジでトリガされるクロックを使用します。両方のクロックが相互接続された場合、シフト・レジスタの状態は常にストレージ・レジスタよりも 1 クロック・パルス分先行します。74HC ロジック・ファミリは、標準の 74LS ロジック・ファミリと速度/機能/ピンアウト互換です。すべての入力は静電放電による損傷から内蔵ダイオード・クランプによって VCC とグランドへ保護されます。

## 特長

- 低静止電流：最大 80 $\mu$ A (74HC シリーズ)
- 小さな入力電流：最大 1 $\mu$ A
- ストレージ機能付きの 8 ビットシリアル入力、パラレル出カシフトレジスター
- 広い動作電圧範囲：2V ~ 6V
- カスケード接続可能
- 直接クリアー機能のあるシフトレジスター
- 保証されているシフト周波数：DC ~ 30MHz

## アプリケーション

- This product is general usage and suitable for many different applications.

## 電氣的仕様

製品	Pricing (\$/Unit)	Compliance	Status	Type	Channels	V <sub>CC</sub> Min (V)	V <sub>CC</sub> Max (V)	t <sub>pd</sub> Max (ns)	I <sub>O</sub> Max (mA)	Package Type
MM74HC595M	0.2704	Pb-free	Active	Shift Register	8	2	6	30	5.2	SOIC-16
MM74HC595MTC	0.18	Pb-free Halide free	Active	Shift Register	8	2	6	30	5.2	TSSOP-16
MM74HC595MTCX	0.18	Pb-free Halide free	Active	Shift Register	8	2	6	30	5.2	TSSOP-16
MM74HC595MX	0.222	Pb-free	Active	Shift Register	8	2	6	30	5.2	SOIC-16

詳細は、弊社 [www.onsemi.jp](http://www.onsemi.jp) の営業または販売代理店にお問い合わせください。

7/6/2020 作成