

製品概要

CAT24C512: EEPROM シリアル 512-Kb I2C

技術情報は、データシートをご参照ください。

CAT24C512 は、EEPROM シリアル 512-Kb I2C で、内部編成はそれぞれ 8 ビットの 65,536 ワードです。128 バイトのページ書き込みバッファを搭載し、Standard (100 kHz) / Fast (400 kHz) / Fast-Plus (1 MHz) の I2C プロトコルをサポートします。書き込み動作を禁止するには、WP ピンを High にします(これでメモリ全体が保護されます)。外部アドレス・ピンにより、同じバスで CAT24C512 デバイスには 8 つまで対応できます。オンチップ ECC (Error Correction Code) により、高信頼性アプリケーションに適しています。

特長

- Supports Standard, Fast and Fast-Plus I2C Protocol
- 1.8 V to 5.5 V Supply Voltage Range
- 8-lead SOIC and TSSOP and 8-pad UDFN packages
- 128-Byte Page Write Buffer
- Hardware Write Protection for Entire Memory
- Schmitt Triggers and Noise Suppression Filters on I2C Bus Inputs (SCL and SDA)
- Low Power CMOS Technology
- 1,000,000 Program/Erase Cycles
- 100 Year Data Retention
- Industrial Temperature Range

For more features, see the data sheet

利点

- Simple interface protocol / industry standard; 1 MHz clock enables faster operation.
- Single power supply from 1.8 V to 5.5 V: allows multiple applications / various VCC values using the same device.
- Space-Efficient Packaging

電氣的仕様

製品	Pricing (\$/Unit)	Compliance	Status	Type	Density	Organization	Data Transmission Standard	f _{cycle} Max (kHz)	t _{ACC} Max ns	V _{CC} Min (V)	V _{CC} Max (V)	I _{standby} Max (μA)	I _{act} Max (mA)	T Min (°C)	T Max (°C)	Package Type
CAT24C512HU5IGT3	0.8893	Pb-free Halide free non AEC-Q and PPAP	Active	Serial	512 kb	64k x 8	I2C	1000	400	1.8	5.5	2	1	-40	85	UDFN-8
CAT24C512WI-GT3	0.4133	Pb-free Halide free non AEC-Q and PPAP	Active	Serial	512 kb	64k x 8	I2C	1000	400	1.8	5.5	2	1	-40	85	SOIC-8
CAT24C512XI-T2	0.9813	Pb-free Halide free non AEC-Q and PPAP	Active	Serial	512 kb	64k x 8	I2C	1000	400	1.8	5.5	2	1	-40	85	SOIC-8
CAT24C512YI-GT3	0.44	Pb-free Halide free non AEC-Q and PPAP	Active	Serial	512 kb	64k x 8	I2C	1000	400	1.8	5.5	2	1	-40	85	TSSOP-8

詳細は、弊社 www.onsemi.jp の営業または販売代理店にお問い合わせください。

9/20/2021 作成