

製品概要

NB6L14: クロック / データ・ ファンアウト・ バッファ、 1

技術情報は、データシートをご参照ください。

NB6L14 は 3.0 GHz 差動 1:4 LVPECL ファンアウト・ バッファです。差動入力は、VT ピン経由でアクセス可能な 50 Ω 終端抵抗を内蔵します。このため、NB6L14 は、LVPECL、LVCMOS、LVTTL、CML、LVDS ロジックレベルなど、さまざまなロジック標準を受け付けられます。VREF AC リファレンス出力は、キャパシタ結合された差動/シングルエンド入力信号の再バイアスに使用できます。1:4 ファンアウト設計は、低出カスケュー・アプリケーション向けに最適化されました。NB6L14 は高性能クロックおよびデータ製品 ECLinPS MAX ファミリのメンバです。

特長

- Input Clock Frequency > 3.0 GHz
- < 20 ps Within Device Output Skew
- Internal Input Termination Resistors, 50-ohm
- VREFAC Reference Output

利点

- High performance applications
- Low Output-to-output skew
- No external components needed for inputs
- Rebias Capacitor-coupled Input signal

アプリケーション

- Clock / Data Distribution

電氣的仕様

製品	Pricing (\$/Unit)	Compliance	Status	Type	Channels	Input / Output Ratio	Input Level	Output Level	V _{CC} Typ (V)	t _{Jitter} ^R MS Typ (ps)	t _{skew(o)} Max (ps)	t _{pd} Typ (ns)	t _R & t _F Max (ps)	f _{max} Clock Typ (MHz)	f _{max} Data Typ (Mbps)	Package Type
NB6L14MNG		Pb-free Halide free non AEC-Q and PPAP	Active	Buffer	1	1:4	CML LVCMOS LVDS LVPECL LVTTL	LVPECL	2.5 3.3	0.2	20	0.37	200	3000	2500	QFN-16
NB6L14MNR2G		Pb-free Halide free non AEC-Q and PPAP	Active	Buffer	1	1:4	CML LVCMOS LVDS LVPECL LVTTL	LVPECL	2.5 3.3	0.2	20	0.37	200	3000	2500	QFN-16

詳細は、弊社 www.onsemi.jp の営業または販売代理店にお問い合わせください。

12/4/2020 作成