

製品概要

NB6N14S: クロック / データ・ ファンアウト・ バッファ、1

技術情報は、データシートをご参照ください。



NB6N14S は、差動 1:4 クロックまたはデータ・ レシーバであり、LVPECL、CML、HCSL、LVCMOS、LVTTTL、または LVDS の AnyLevel 入力信号を受け入れます。これらの信号は LVDS に変換され、クロックまたはデータの 4 つの同一コピーが配布され、それぞれ最大 2.0 GHz または 2.5 Gb/s で動作します。したがって、NB6N14S は、SONET、GigE、ファイバ・チャネル、バックプレーンなどのクロック/データ分散アプリケーションに最適です。NB6N14S には、GND + 50mV ~ VCC - 50mV の幅広い入力コモン・モード範囲があります。NB6N14S は、入力で 50Ω 内部終端抵抗と組み合わせることで、さまざまな差動またはシングルエンドのクロックあるいはデータ信号を 350mV の標準 LVDS 出力レベルに変換するのに最適です。NB6N14S は小型の 3mm X 3mm 16-QFN パッケージで提供されます。アプリケーション・ノート、モデル、およびサポート資料は、www.onsemi.com. で入手できます。

特長

- Maximum Input Clock Frequency > 2.0 GHz
- Maximum Input Data Rate > 2.5 Gb/s
- 1 ps Maximum RMS Clock Jitter
- Typically 10 ps of Data Dependent Jitter
- 380 ps Typical Propagation Delay
- 120 ps Typical Rise and Fall Times
- Pb-Free

アプリケーション

- Base Stations, Networking, Communications, Computing and ATE

電氣的仕様

製品	Pricing (\$/Unit)	Compliance	Status	Type	Channels	Input / Output Ratio	Input Level	Output Level	V _{CC} Typ (V)	t _{jitter} ^R MS Typ (ps)	t _{skew(o-g)} Max (ps)	t _{pd} Typ (ns)	t _R & t _F Max (ps)	f _{max} Clock Typ (MHz)	f _{max} Data Typ (Mbps)	Package Type
NB6N14SMNG		Pb-free Halide free non AEC-Q and PPAP	Active	Buffer	1	1:4	CM L CM OS ECL LVD S TTL	LVDS	3.3	0.5	20	0.45	190	2000	2500	QFN-16
NB6N14SMNR2G		Pb-free Halide free non AEC-Q and PPAP	Active	Buffer	1	1:4	CM L CM OS ECL LVD S TTL	LVDS	3.3	0.5	20	0.45	190	2000	2500	QFN-16

詳細は、弊社 www.onsemi.jp の営業または販売代理店にお問い合わせください。

6/22/2021 作成