



ON Semiconductor®

<http://onsemi.jp>

LV5694P

Bi-CMOS 集積回路

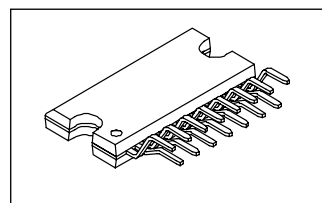
車載インフォテインメント用電源IC マルチ出力リニアレギュレータ

概要

LV5694P は、車載インフォテインメントシステムに最適な低消費電流のマルチ出力レギュレータ IC である。LV5694P は、リニアレギュレータ出力 5 系統、ハイサイドパワースイッチ 2 系統および過電流保護、過電圧保護、過熱保護の各種保護機能を備えている。

機能

- ・低消費電流 50 μ A (typ, V_{DD} 出力のみ動作時)
- ・レギュレータ出力5系統
 - マイコン用 V_{DD} ：出力電圧5.0V/3.3V(常時動作)、
出力最大電流300mA
 - SWD5V用：出力電圧5.0V、出力最大電流500mA
 - CD用：出力電圧7.6V/8.1V、出力最大電流2000mA
 - イルミネーション用：出力電圧9.0V、
出力最大電流500mA
 - オーディオ用：出力電圧8.45V、出力最大電流800mA
- ・ V_{CC} 連動のハイサイドスイッチ2系統
 - AMP：出力最大電流500mA、入出力間電圧差0.5V
 - ANT：出力最大電流350mA、入出力間電圧差0.5V
- ・過電流保護機能
- ・過電圧保護機能Typ 36V(全出力OFF)
- ・過熱保護機能Typ 175°C
- ・パワー出力部にPchLDMOS使用



HZIP15J

(注)各保護機能はICの破壊耐量を向上させるための機能であり、安全領域外や定格外での使用に対しての安全性を保証するものではない。安全領域外や I_{Qmax} 以上での使用、特に過電流保護領域や過熱保護が掛かる状態での使用は、ICの信頼性を低下させ、ICが破壊する可能性がある。

ORDERING INFORMATION

See detailed ordering and shipping information on page 15 of this data sheet.

LV5694P

最大定格/Ta=25℃

項目	記号	条件	定格値	unit
電源電圧	V _{CC max}		36	V
尖頭電源電圧	V _{CC peak}	印加波形は下記参照	50	V
許容消費電力	Pd max ※1	IC単体	1.5	W
		A1放熱板 (50×50×1.5mm ³) 使用時	5.6	W
		無限大放熱板	32.5	W
接合部温度	T _{j max}		150	℃
動作周囲温度	T _{opr}		−40〜+85	℃
保存周囲温度	T _{stg}		−55〜+150	℃

※1 : Ta ≤ 25℃

最大定格を超えるストレスは、デバイスにダメージを与える危険性があります。これらの定格値を超えた場合は、デバイスの機能性を損ない、ダメージが生じたり、信頼性に影響を及ぼす危険性があります。

推奨動作条件/Ta=25℃

項目	条件	定格値	unit
動作電源電圧1	V _{DD} 出力, SWD出力	7〜16	V
動作電源電圧2	ILM出力	10.8〜16	V
動作電源電圧3	AUDIO出力, CD出力	10〜16	V
動作電源電圧4	ANT出力, AMP出力	7.5〜16	V

※V_{CC1} > V_{CC} − 0.7Vとなるよう使用すること。

推奨動作範囲を超えるストレスでは推奨動作機能を得られません。推奨動作範囲を超えるストレスの印加は、デバイスの信頼性に影響を与える危険性があります。

電気的特性/Ta=25℃, V_{CC}=V_{CC1}=14.4V (※2)

項目	記号	条件	min	typ	max	unit
V _{CC1} 入力電圧	V _{CC1}		V _{CC} − 0.7V		16	V
消費電流	I _{CC}	V _{DD} 無負荷, CTRL1/2/3=「L/L/L」		50	100	μA
CTRL1/2/3入力						
「L」入力電圧	V _{IL}		−	−	0.3	V
「M1」入力電圧	V _{IM1}		0.9	1.18	1.45	V
「M2」入力電圧	V _{IM2}		1.85	2.10	2.40	V
「H」入力電圧	V _{IH}		2.95	3.29	5.50	V
入力インピーダンス	R _{IN}	入力電圧 ≤ 3.3V	280	400	520	kΩ
IKCD/IKV_{DD}入力						
「L」入力電圧	V _{IL2}		−	−	0.7	V
「H」入力電圧	V _{IH2}	IKCD IKV _{DD}	V _{CC} − 0.7V V _{CC1} − 0.7V	−	−	V
V_{DD}出力 (5V/3.3V)						
出力電圧	V _{O11}	I _{O1} =200mA, IKV _{DD} =V _{CC1}	4.75	5.0	5.25	V
	V _{O12}	I _{O1} =200mA, IKV _{DD} =GND	3.16	3.3	3.45	V
出力電流	I _{O1}	V _{O11} ≥ 4.70V, V _{O12} ≥ 3.10V	300			mA
ラインレギュレーション	ΔV _{OLN1}	7.5V < V _{CC1} < 16V, I _{O1} =200mA		30	70	mV
ロードレギュレーション	ΔV _{OLD1}	1mA < I _{O1} < 200mA		70	150	mV

次ページへ続く。

LV5694P

前ページより続く。

項目	記号	条件	min	typ	max	unit
ドロップアウト電圧1	V _{DROP1}	I _{O1} =200mA (V _{DD} 出力5V時)		0.8	1.6	V
ドロップアウト電圧2	V _{DROP1'}	I _{O1} =100mA (V _{DD} 出力5V時)		0.4	0.8	V
リップルリジエクション	R _{REJ1}	f=120Hz, I _{O1} =200mA	30	40		dB
出力短絡電流	I _{S1}	V _{O11} , V _{O12} =0V	50	150	340	mA
AUDIO (8.45V) 出力 ; CTRL2=[M1 or H]						
出力電圧	V _{O3}	I _{O3} =650mA	8.16	8.45	8.7	V
出力電流	I _{O3}	V _{O3} ≥ 8.0V	800			mA
ラインレギュレーション	ΔV _{OLN3}	10V < V _{CC} < 16V, I _{O3} =650mA		30	90	mV
ロードレギュレーション	ΔV _{OLD3}	1mA < I _{O3} < 650mA		100	200	mV
ドロップアウト電圧1	V _{DROP3}	I _{O3} =650mA		0.7	1.2	V
ドロップアウト電圧2	V _{DROP3'}	I _{O3} =200mA		0.2	0.35	V
リップルリジエクション	R _{REJ3}	f=120Hz, I _{O3} =650mA	40	50		dB
出力短絡電流	I _{S3}	V _{O3} =0V	120	250	550	mA
ILM (9V) 出力 ; CTRL1=[M1 or H]						
出力電圧	V _{O4}	I _{O4} =350mA	8.7	9.0	9.3	V
出力電流	I _{O4}	V _{O4} ≥ 8.6V	500			mA
ラインレギュレーション	ΔV _{OLN4}	10.8V < V _{CC} < 16V, I _{O4} =350mA		40	100	mV
ロードレギュレーション	ΔV _{OLD4}	1mA < I _{O4} < 350mA		70	150	mV
ドロップアウト電圧1	V _{DROP4}	I _{O4} =350mA		1.0	1.5	V
ドロップアウト電圧2	V _{DROP4'}	I _{O4} =100mA		0.3	0.6	V
リップルリジエクション	R _{REJ4}	f=120Hz, I _{O4} =350mA	40	50		dB
出力短絡電流	I _{S4}	V _{O4} =0V	100	200	400	mA
AMP_HS-SW; CTRL3=[M2 or H]						
出力電圧	V _{O5}	I _{O5} =500mA		V _{CC} -0.5	V _{CC} -1.0	V
出力電流	I _{O5}	V _{O5} ≥ V _{CC} - 1.0V	500			mA
出力短絡電流	I _{S5}	V _{O5} =0V	120	250	500	mA
ANT_HS-SW; CTRL3=[M1 or H]						
出力電圧	V _{O6}	I _{O6} =300mA		V _{CC} -0.5	V _{CC} -1.0	V
出力電流	I _{O6}	V _{O6} ≥ V _{CC} - 1.0V	350			mA
出力短絡電流	I _{S6}	V _{O6} =0V	100	200	450	mA
SWD5V; CTRL2=[M2 or H]						
出力電圧	V _{O7}	I _{O7} =350mA	4.75	5.0	5.25	V
出力電流	I _{O7}	V _{O7} ≥ 4.7V	500			mA
ラインレギュレーション	ΔV _{OLN7}	10V < V _{CC} < 16V, I _{O7} =350mA		30	70	mV
ロードレギュレーション	ΔV _{OLD7}	1mA < I _{O7} < 350mA		70	150	mV
ドロップアウト電圧	V _{DROP7}	I _{O7} =350mA		0.8	1.6	V
リップルリジエクション	R _{REJ7}	f=120Hz, I _{O7} =200mA	40	50		dB
出力短絡電流	I _{S7}	V _{O7} =0V	100	200	450	mA

次ページへ続く。

LV5694P

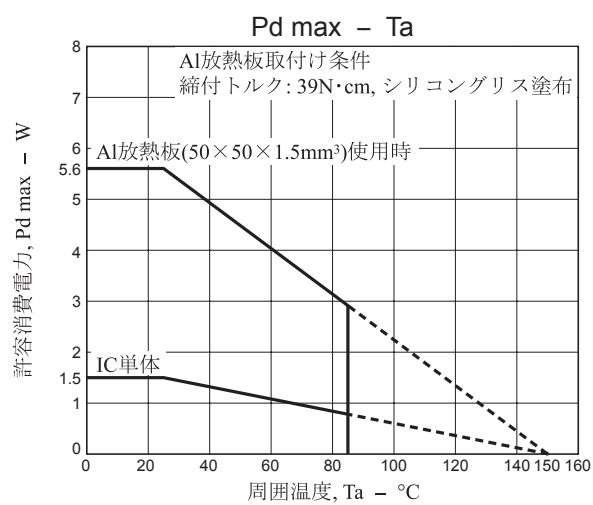
ページより続く。

項目	記号	条件	min	typ	max	unit
CD (7. 6/8. 1V出力) : CTRL1=「M2 or H」						
出力電圧	V _{O81}	I _{O8} =1300mA, I _{KCD} =GND	7. 2	7. 6	8. 0	V
	V _{O82}	I _{O8} =1300mA, I _{KCD} =V _{CC}	7. 7	8. 1	8. 5	V
出力電流	I _{O8}	V _{O81} ≥ 7. 1V, V _{O82} ≥ 7. 5V	2000			mA
ラインレギュレーション	ΔV _{OLN8}	10. 5V < V _{CC} < 16V, I _{O8} =1300mA		40	100	mV
ロードレギュレーション	ΔV _{OLD8}	10mA < I _{O8} < 1300mA		70	200	mV
ドロップアウト電圧1	V _{DROP8}	I _{O8} =1300mA		1. 3	1. 5	V
ドロップアウト電圧2	V _{DROP8'}	I _{O8} =350mA		0. 35	0. 7	V
リップルリジェクション	R _{REJ8}	f=120Hz, I _{O8} =1300mA	40	50		dB
出力短絡電流	I _{S8}	V _{O8} =0V	300	550	1000	mA
過電圧検出						
過電圧検出電圧	V _{OVP}	V _{CC} , 全出力停止	34	36	38	V

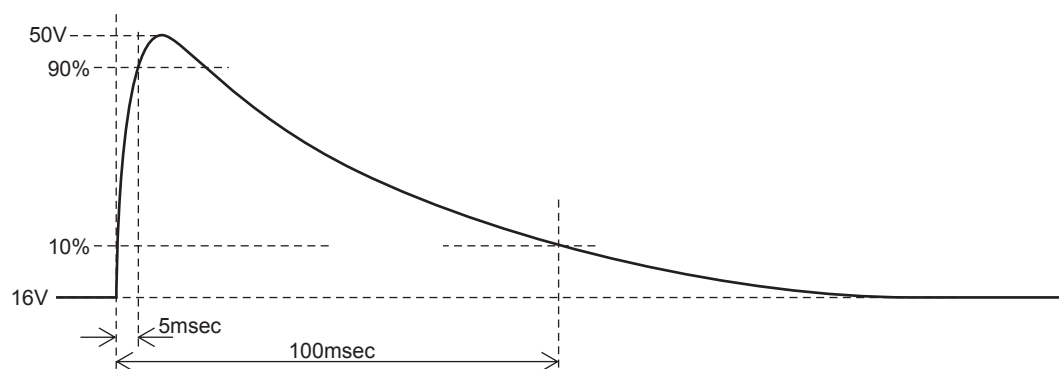
※2：全ての仕様はT_jとT_a(=25℃)がほぼ等しい状態でのテストにより規定されている。接合部温度T_jの上昇を極力抑えるため、パルス負荷によりテストを行っている。

製品パラメータは、特別な記述が無い限り、記載されたテスト条件に対する電気的特性で示しています。異なる条件下で製品動作を行った時には、電気的特性で示している特性を得られない場合があります。

・許容消費電力ディレーティングカーブ



・サージ試験印加波形



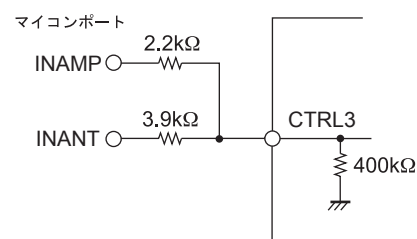
LV5694P

CTRL端子出力真理値表(4値入力により、各出力は独立コントロール可能)

INAMP	INANT	CTRL3	AMP	ANT
L	L	L	OFF	OFF
L	H	M1	OFF	ON
H	L	M2	ON	OFF
H	H	H	ON	ON

CTRL2	SWD5V	AUDIO
L	OFF	OFF
M1	OFF	ON
M2	ON	OFF
H	ON	ON

CTRL1	CD	ILM
L	OFF	OFF
M1	OFF	ON
M2	ON	OFF
H	ON	ON



(注)CTRL端子使用上の注意

L↔M2の遷移ではM1を経由することから、ILM/AUDIO/ANTが一瞬ONとなり、H↔M1の遷移ではM2を経由することから、ILM/AUDIO/ANTが一瞬OFFとなる。

これらによる不都合を避けるため、下記(1)、(2)を参考に以下の点に注意して使用すること。

- ・CTRL端子にはなるべく容量(寄生容量も含む)を付けないようにすること。
- ・CTRL端子に付く容量が避けられない場合、抵抗値を小さく設定すること(推奨値2.2kΩ/3.9kΩ)。
- ・出力負荷容量は瞬時のON/OFFによる電圧変動が問題とならない容量値にすること。

(1) CTRL ON→OFF制御から出力が反応し始めるまでの時間(typ)

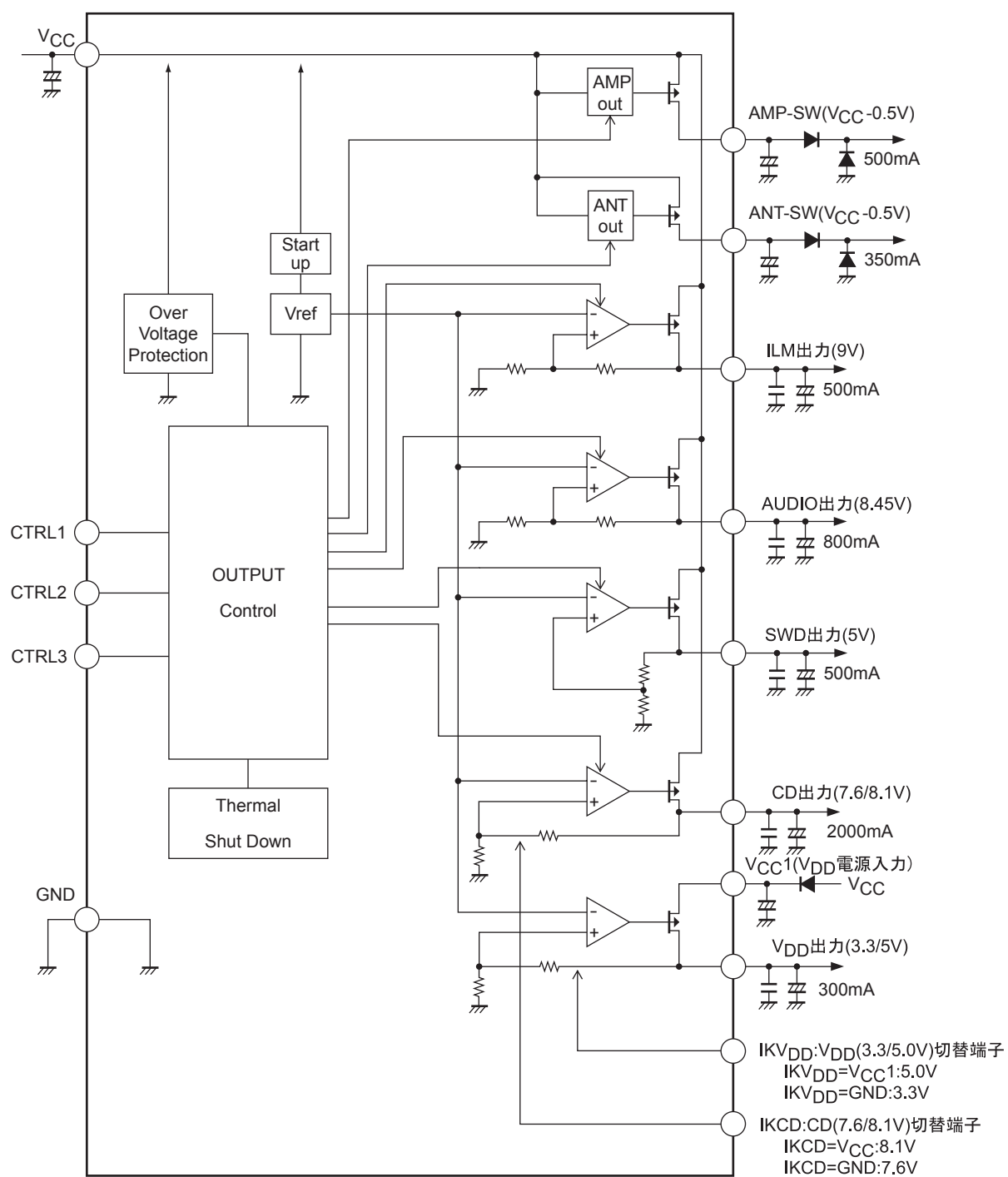
OFF→ON時間	27℃
CTRL1→ILM	0.95 μs
CTRL2→AUDIO	1.33 μs
CTRL3→ANT	2.86 μs

製造ばらつきによりワーストで上記の10~20%短くなる。

(2) CTRL ON→OFF制御から出力が反応し始めるまでの時間(typ)

全出力で200ns~300ns

ブロック図



LV5694P

端子説明

端子番号	端子名	機能	等価回路
1	ILM	ILM出力端子 CTRL1=M1, HのときON 9V/0.5A	
2	GND	GND端子	
3	CD	CD出力端子 CTRL1=M2, HのときON 8.1V/2A (IKCD=VCC) 7.6V/2A (IKCD=GND)	
4 6 8	CTRL1 CTRL2 CTRL3	CTRL1/2/3入力端子 4値入力	
5	AUDIO	AUDIO出力端子 CTRL2=M1, HのときON 8.45V/0.8A	

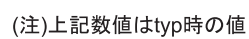
次ページへ続く。

LV5694P

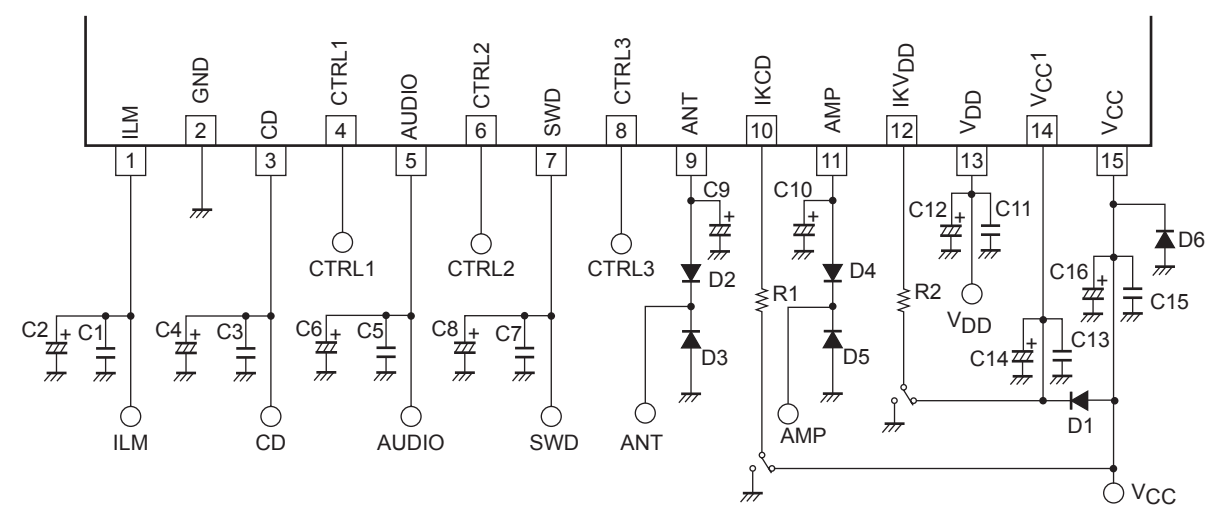
前ページより続く。

端子番号	端子名	機能	等価回路
7	SWD	SWD出力端子 CTRL2=M2, HのときON 5V/0.5A	
9	ANT	ANT出力端子 CTRL3=M1, HのときON VCC-0.5V/350mA	
11	AMP	AMP出力端子 CTRL3=M2, HのときON VCC-0.5V/500mA	
10	IKCD	CD電圧切り替え制御入力端子 VCC/GND	
12	IKVDD	VDD電圧切り替え制御入力端子 VCC1/GND	
13	VDD	VDD出力端子 5.0V/0.3A (IKVDD=VCC1) 3.3V/0.3A (IKVDD=GND)	
14	VCC1	VDD電源端子	
15	VCC	電源端子	

タイミングチャート



応用回路例



周辺部品表

部品名	説明	推奨値	備考
C2,C4,C6,C8,C12	出力安定用容量	10μF以上(*1)	電解コンデンサ
C1,C3,C5,C7,C11	出力安定用容量	0.22μF以上(*1)	セラミックコンデンサ
C14,C16	電源バイアス用容量	100μF以上	VCC,GNDピン近くに配置 すること
C13,C15	発振防止用容量	0.22μF以上	
C9,C10	AMP/ANT出力安定用容量	2.2μF以上	
R1,R2	保護用抵抗	10Ω～100kΩ	
D1	逆流防止用ダイオード		実使用状態でラッシュ電流 の仕様を満たしている事
D2,D3,D4,D5	内部素子保護用ダイオード	SB1003M3	
D6	内部素子保護用ダイオード	SB1003M3	負サージ電圧が印加される 場合

注)回路図及び表記の値は、暫定であり、今後変更する可能性がある。

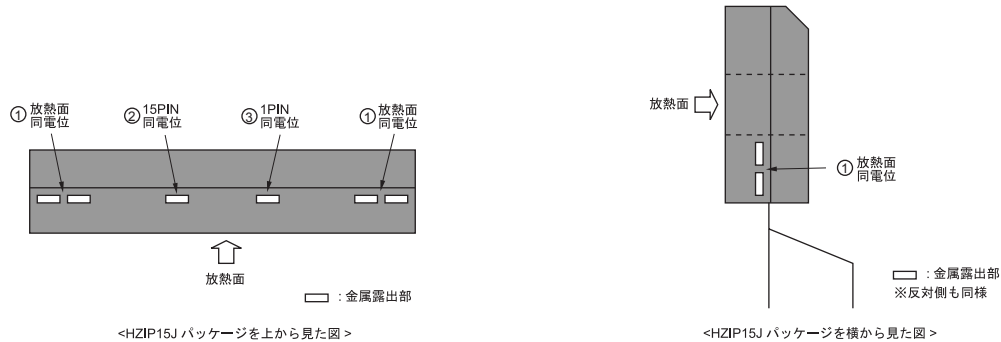
※:出力コンデンサは合計で、電圧/温度変動及び個体差を含めて、容量値10μF以上かつESR0.001～10Ω以下を満たすこと(セラミックコンデンサのみでも可)。また、電解コンデンサは高周波特性の良いものを使用すること。

LV5694P

LV5694P セット基板へのIC取り付け時の注意点

本 IC で使用しているパッケージ「HZIP15J」には、下図に示す通り接続端子と背面放熱部(ヒートシンク)以外に一部金属が露出している箇所がある(下図参照)。下記図中②、③はそれぞれ 15 ピン、1 ピンと同電位となる。②(=15 ピン)は V_{CC} 、③(=1 ピン)は ILM(レギュレータ)出力である。セット実装時、1,15 ピン露出部に取り付け金具等が接触しないように注意すること。1,15 ピン露出部が取り付け金具(=GND 同電位)と接触した場合、ILM 出力または V_{CC} が GND 地絡したときと同じ状態となる。なおヒートシンクに接続している露出部(下記図中①)は、IC チップのサブ基板(GND)とも同電位となるので、セット基板の GND 電位と接触しても問題はない。

HZIP15J 外観概略図



フレーム図面(LV5694P) ※LV5694P 以外のシステム電源では PIN 配置が異なる場合があります。



HZIP15J 放熱板の取付けについて

半導体デバイスの発熱を外部へ放熱し、接合部温度を下げる目的で放熱板を使用しますが、その放熱板を取付ける際の注意点を示します。

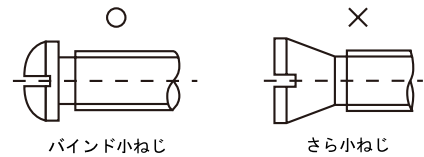
- a. 指定のないものについては、ヒートシンクにはんだ付けしないこと

- b. 放熱板の取付けについて

- ・平ねじを使用
- ・ワッシャを併用（パッケージの保護）
- ・締付けトルクは $3.9 \sim 5.9 \text{ N} \cdot \text{cm}$ ($4 \sim 6 \text{ kg} \cdot \text{cm}$) の範囲内
- ・タッピングねじを使用する場合は半導体デバイス取付け部の穴径より太いものを使用しない
- ・放熱板と半導体デバイスのタブやヒートシンクの間に、隙間を作らない。
バイヤホールの位置に注意する
クズ、ゴミ等をはさまない
- ・放熱板はプレス・バリやねじ穴のバリがないことを確認する
- ・放熱板および基板の反りは凸および凹ともにねじ穴間隔で 0.05 mm 以下
- ・ねじれについては最大 0.05 mm 以下
- ・放熱板と半導体デバイスは平行に取り付ける

電動ドライバーまたはエアードライバーを使用する際

- ・回転数の目安： $\text{max } 700 \text{ rpm} \sim \text{typ } 400 \text{ rpm}$



- c. シリコングリスの塗布について

- ・放熱板取付け時はシリコングリスを使用し、均一に塗布する
- ・弊社推奨シリコングリス：YG-6260
(モメンティブ・パフォーマンス・マテリアルズ・ジャパン合同会社製)

- d. 基板実装時の注意事項

- ・半導体デバイスは、放熱板を取付けた後、プリント基板に実装する
- ・プリント基板に実装後、放熱板を取付ける場合は、ネジ締め時に半導体デバイス、外部端子に無理な機械的ストレスが掛からないように実装に合った設計をする

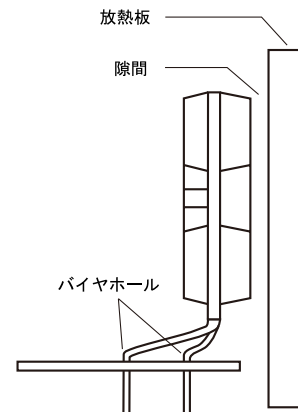
- e. 固定金具等を使用して放熱板へ半導体デバイスを取付ける場合の注意事項

- ・固定金具や位置決めダボ等への乗り上げが無いこと
- ・固定金具は半導体デバイスに無理な機械的ストレスが掛からないような設計

- f. 放熱板のねじ穴径について

- ・放熱板の面取り・ダレは使用するねじ頭径より大きくしない
- ・ナット止めの場合は、放熱板の穴径は使用するねじ頭径より大きくしない
(ビス径に対し $+15\%$ 程度の穴径が望ましい)。
- ・タッピングねじ止めの場合は、放熱板の穴径は小さすぎないようにする
(ビス径に対し -15% 程度の穴径が望ましい)。

- g. 半導体デバイスをスプリングバンドを使用して放熱板に取り付ける方法は、スプリング力の経時変化や振動等による位置ズレの可能性があるため推奨していません



ORDERING INFORMATION

Device	Package	Shipping (Qty / Packing)
LV5694P-E	HZIP15J (Pb-Free)	20 / Fan-Fold

ON Semiconductor and the ON logo are registered trademarks of Semiconductor Components Industries, LLC (SCILLC). SCILLC owns the rights to a number of patents, trademarks, copyrights, trade secrets, and other intellectual property. A listing of SCILLC's product/patent coverage may be accessed at www.onsemi.com/site/pdf/Patent-Marking.pdf. SCILLC reserves the right to make changes without further notice to any products herein. SCILLC makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does SCILLC assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation special, consequential or incidental damages. "Typical" parameters which may be provided in SCILLC data sheets and/or specifications can and do vary in different applications and actual performance may vary over time. All operating parameters, including "Typicals" must be validated for each customer application by customer's technical experts. SCILLC does not convey any license under its patent rights nor the rights of others. SCILLC products are not designed, intended, or authorized for use as components in systems intended for surgical implant into the body, or other applications intended to support or sustain life, or for any other application in which the failure of the SCILLC product could create a situation where personal injury or death may occur. Should Buyer purchase or use SCILLC products for any such unintended or unauthorized application, Buyer shall indemnify and hold SCILLC and its officers, employees, subsidiaries, affiliates, and distributors harmless against all claims, costs, damages, and expenses, and reasonable attorney fees arising out of, directly or indirectly, any claim of personal injury or death associated with such unintended or unauthorized use, even if such claim alleges that SCILLC was negligent regarding the design or manufacture of the part. SCILLC is an Equal Opportunity/Affirmative Action Employer. This literature is subject to all applicable copyright laws and is not for resale in any manner.

(参考訳)

ON Semiconductor及びONのロゴはSemiconductor Components Industries, LLC(SCILLC)の登録商標です。SCILLCは特許、商標、著作権、トレードシークレット(営業秘密)と他の知的所有権に対する権利を保有します。SCILLCの製品/特許の適用対象リストについては、以下のリンクからご覧いただけます。www.onsemi.com/site/pdf/Patent-Marking.pdf。SCILLCは通告なしで、本書記載の製品の変更を行うことがあります。SCILLCは、いかなる特定の目的での製品の適合性について保証しておらず、また、お客様の製品において回路の応用や使用から生じた責任、特に、直接的、間接的、偶発的な損害に対して、いかなる責任も負うことはできません。SCILLCデータシートや仕様書に示される可能性のある「標準的」パラメータは、アプリケーションによっては異なることもあり、実際の性能も時間の経過により変化する可能性があります。「標準的」パラメータを含むすべての動作パラメータは、ご使用になるアプリケーションに応じて、お客様の専門技術者において十分検証されるようお願い致します。SCILLCは、その特許権やその他の権利の下、いかなるライセンスも許しません。SCILLC製品は、人体への外科的移植を目的とするシステムへの使用、生命維持を目的としたアプリケーション、また、SCILLC製品の不具合による死傷等の事故が起こり得るようなアプリケーションなどへの使用を意図した設計はされておらず、また、これらを使用対象としておりません。お客様が、このような意図されたものではない、許可されていないアプリケーション用にSCILLC製品を購入または使用した場合、たとえ、SCILLCがその部品の設計または製造に関して過失があったと主張されたとしても、そのような意図せぬ使用、また未許可の使用に関連した死傷等から、直接、又は間接的に生じるすべてのクレーム、費用、損害、経費、および弁護士料などを、お客様の責任において補償をお願いいたします。また、SCILLCとその役員、従業員、子会社、関連会社、代理店に対して、いかなる損害も与えないものとします。SCILLCは雇用機会均等/差別撤廃雇用主です。この資料は適用されるあらゆる著作権法の対象となっており、いかなる方法によっても再販することはできません。