



STK681-360-E

厚膜混成集積回路

正・逆モータドライバ

ON Semiconductor®

<http://onsemi.jp>

概要

STK681-360-Eは、PWM電流制御付、正・逆転DCブラシ付モータドライバ用のハイブリッドICである。

機能

- ・ オフィス用複写機、プリンタ等

特長

- ・ 外部からの PWM 入力信号で正転・逆転・ブレーキ動作可能(3 端子信号)
- ・ 起動出力電流=5.8A、ブレーキ出力電流ピーク=8A
- ・ 電流検出抵抗(0.05Ω)を内蔵し、定電流制御可能。
- ・ 正転・逆転切替え時、上下ドライブ素子を OFF するデットタイム設計が不要である。

絶対最大定格/T_c=25°C

項目	記号	条件	定格値	単位
最大電源電圧 1	V _{cc1max}	V _{cc2} =0V	52	V
最大電源電圧 2	V _{cc2max}	無信号時	-0.3 ~ 7.0	V
入力電圧	V _{inmax}	ロジック入力端子	-0.3 ~ 7.0	V
出力電流	I _{Omax}	V _{cc2} =5.0V, DC 電流	5.8	A
ブレーキ電流	I _{OBmax}	V _{cc2} =5.0V, 矩形波電流, 動作時間 60ms (単発パルス,ロウサイド側 ブレーキ)	8.0	A
電力損失	P _{dPKmax}	放熱板無	3.1	W
動作時基板温度	T _{cmax}	パッケージの金属面温度	105	°C
接合部温度	T _{jmax}		150	°C
保存温度	T _{stg}		-40 ~ +125	°C

最大定格を超えるストレスは、デバイスにダメージを与える危険性があります。最大定格は、ストレス印加に対してのみであり、推奨動作条件を超えての機能的動作に関して意図するものではありません。推奨動作条件を超えてのストレス印加は、デバイスの信頼性に影響を与える危険性があります。

ORDERING INFORMATION

See detailed ordering and shipping information on page 12 of this data sheet.

STK681-360-E

動作許容範囲/ $T_c=25^\circ\text{C}$

項目	記号	条件	定格値	単位
動作電源電圧 1	Vcc1	有信号時	10 ~ 30	V
動作電源電圧 2	Vcc2	有信号時	$5.0 \pm 5\%$	V
入力電圧	Vin	10,11,12,13,14,15,17 ピン	0 ~ Vcc2	V
出力電流 1 *1,3	Io1	Vcc2=5.0V, DC 電流, $T_c \leq 70^\circ\text{C}$	4.5	A
出力電流 2 *1,3	Io2	Vcc2=5.0V, DC 電流, $T_c=90^\circ\text{C}$	3.7	A
出力電流 3 *1,3	Io3	Vcc2=5.0V, DC 電流, $T_c=105^\circ\text{C}$	3.0	A
ブレーキ電流 *1	IoB	Vcc2=5.0V, 矩形波電流, 動作時間 3.6ms, $T_c=105^\circ\text{C}$	8.0	A
PWM 端子周波数範囲 *2	PWM	パルス幅 $10 \mu\text{sec}$ 以上	0 ~ 20	kHz
推奨動作時基板温度	Tc	結露なきこと	0 ~ 105	$^\circ\text{C}$

【備考】

*1 出力電流、ブレーキ電流の通電時間は、各許容範囲のグラフを参考すること。

*2 PWM 端子は、アクティブ Low である。

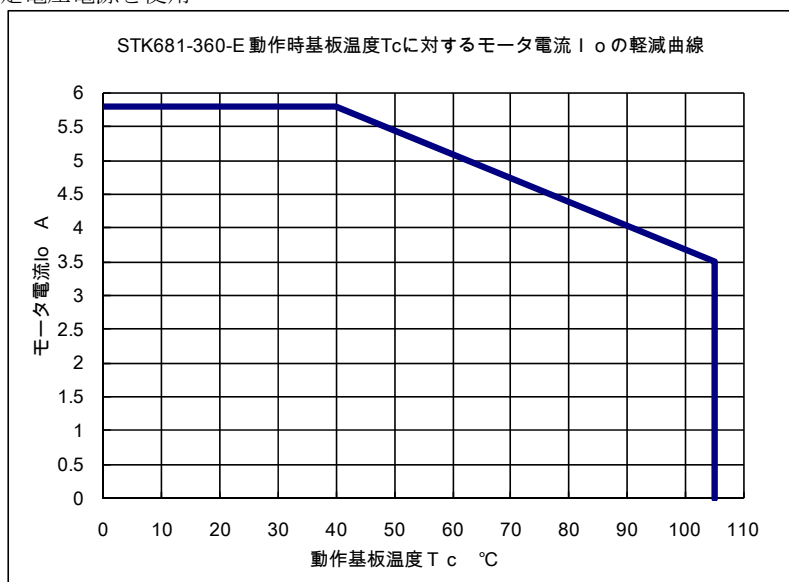
*3 上記の Io1, Io2, Io3 は、Vref2 端子を GND に接続させた過熱抑制回路が動作しない場合である。

電気的特性/ $T_c=25^\circ\text{C}$, Vcc=24V, VDD=5.0V *4

項目	記号	条件	min	typ	max	unit
Vcc2 電源電流	Icco	正または逆転動作		2.6	3.5	mA
ダイオード順方向電圧	Vdf	If=1A(RL=23Ω)		0.8	1.4	V
出力飽和電圧 1	Vsat1	RL=23Ω, F1, F2		0.09	0.15	V
出力飽和電圧 2	Vsat2	RL=23Ω, F3, F4+電流検出抵抗		0.11	0.17	V
出力リーク電流	IOL	F1, F2, F3, F4 の OFF 動作			50	μA
入力ハイ電圧 1	VIH1	IN1, IN2 端子	4.5			V
入力ハイ電圧 2	VIH2	PWM 端子	4.5			V
入力ロウ電圧	VIL	IN1, IN2, PWM 端子			0.6	V
入力電流	IIH1	IN1, IN2 端子, VIH1=5V	0.1	0.2	0.4	mA
電流設定電圧	Vref1	Vref1-S.P 端子間		0.29		V
PWM 入力電流	IILP	PWM 端子, VIL=GND	0.1	0.6	0.65	mA
PWM 端子ターンオン遅延時間	ton-*	出力電流 1A、設計値		0.8		μs
PWM 端子ターンオフ遅延時間	toff-*	出力電流 1A、設計値		3.5		μs

【備考】

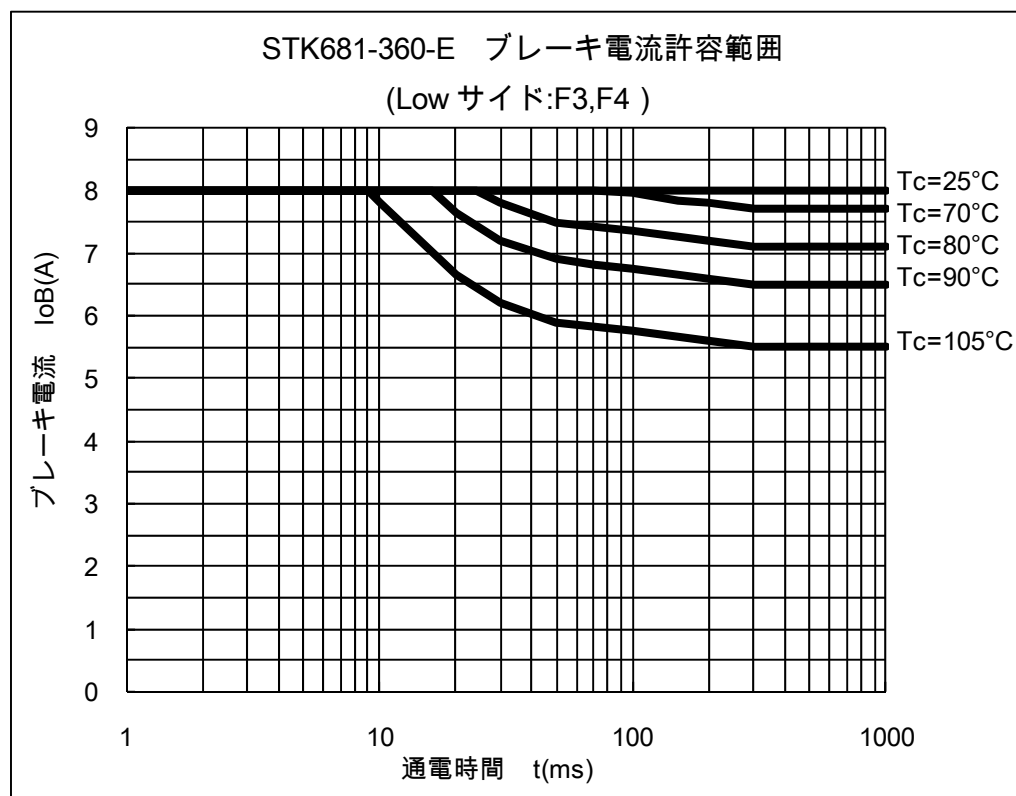
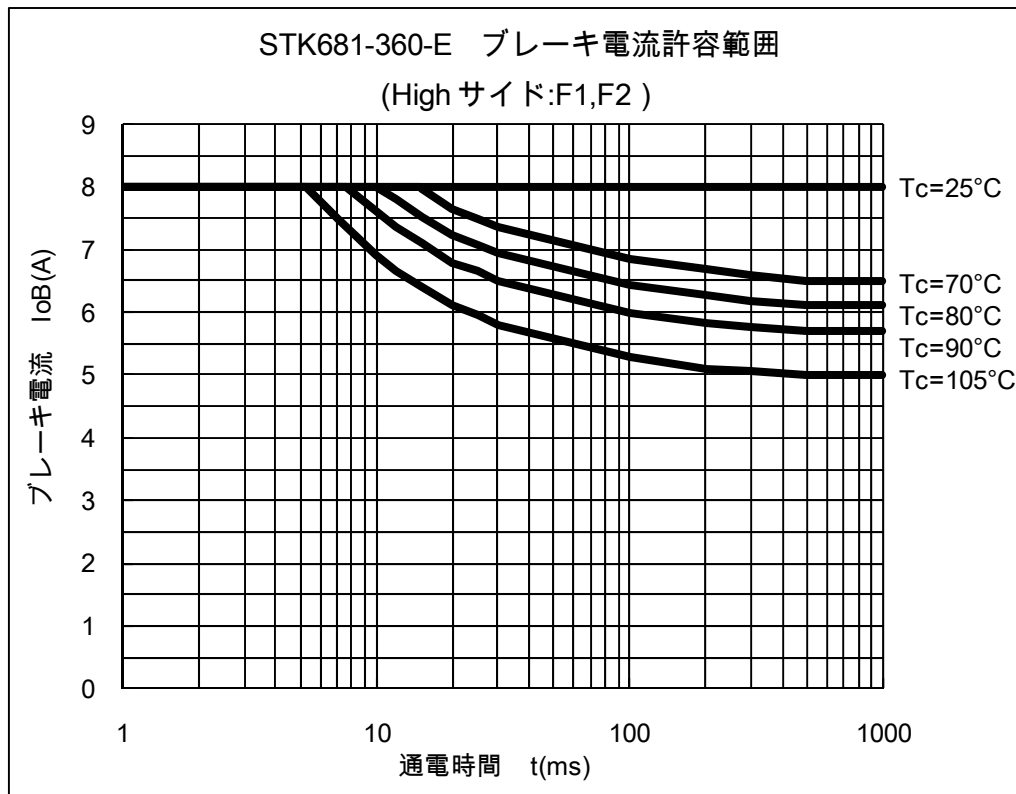
*4 測定時電源は、定電圧電源を使用



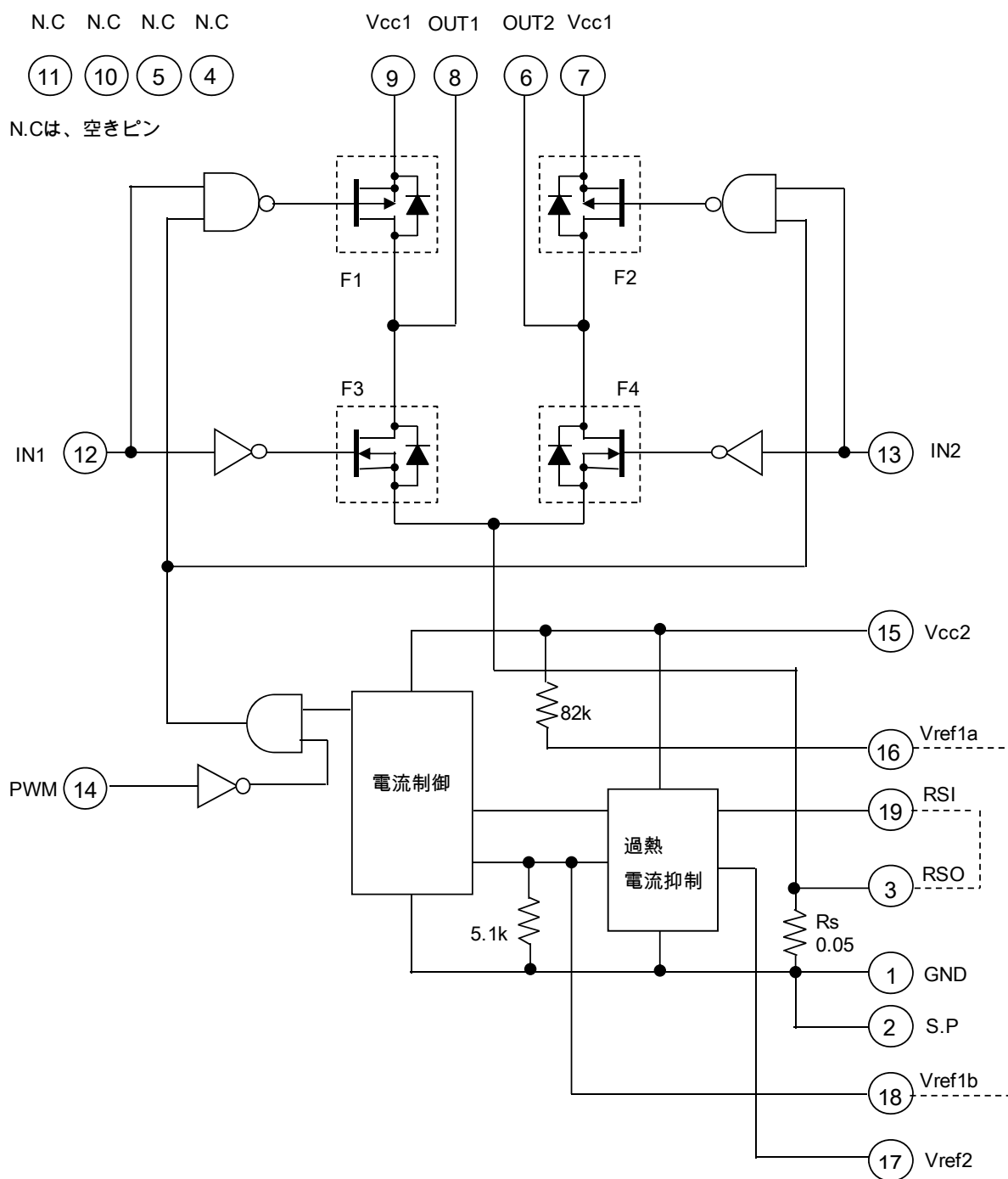
STK681-360-E

注意

- ・ 上記モータ電流 I_o は、DC 動作及びチョッピング動作の範囲である。
動作許容範囲にある、動作電源電圧 1(Vcc1)の定格値内での軽減曲線である。
- ・ 上記動作基板温度 T_c は、モータ動作時と同時に測定される値である。
 T_c は、周囲温度 T_a 、IOH 値、IOH の連続または間欠動作の状態により変動するのでかならず実際のセットで確認を行うこと。
- ・ T_c は、製品のパッケージの金属面中央の温度を確認すること。

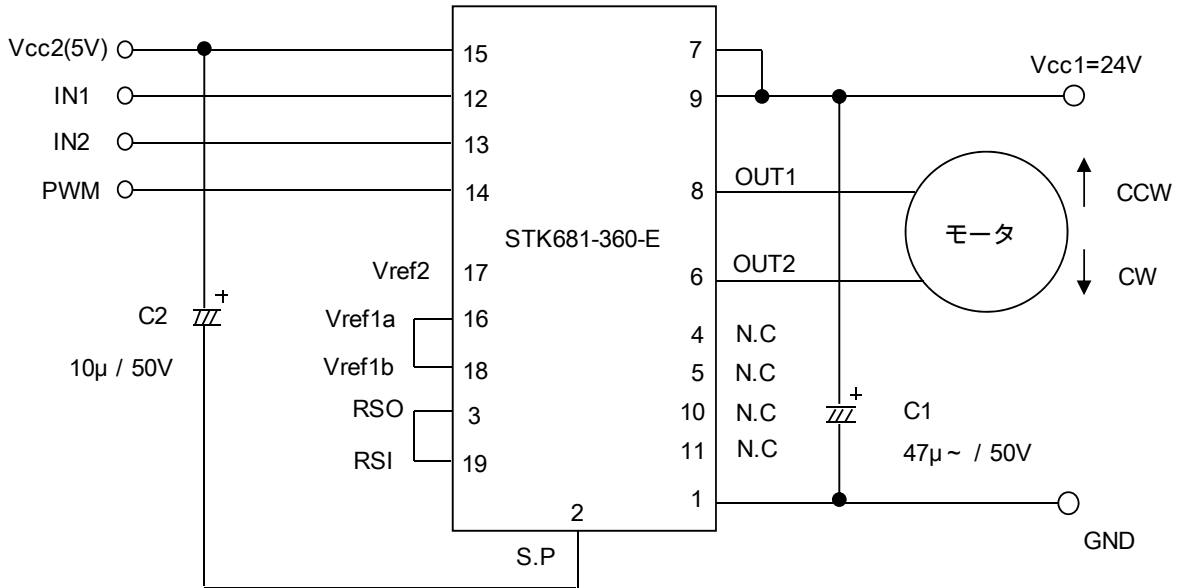


等価ブロック図



STK681-360-E

応用回路例



各モータ駆動条件 (H:ハイレベル入力/L:ロウレベル入力)

	IN1	IN2	PWM	備考
ストップ1 (スタンバイ)	H	H	L or H	モータが回転していない状態
ストップ2 (モータ回転中の入力で供給電力をOFFする)	H	H	H	モータ回転中に印加するストップ信号で、供給電力をOFFする
	H	L	H	
	L	H	H	
正転(CW)	H	L	L	正・逆回転切換時、上下ドライブ素子をOFFする入力信号は不要である。
逆転(CCW)	L	H	L	
ブレーキ	L	L	L or H	GND側MOSFET ON

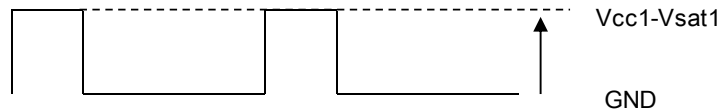
* モータ回転時に、IN1=IN2=H、PWM=Lは禁止。

* PWM端子は、アクティブLow。

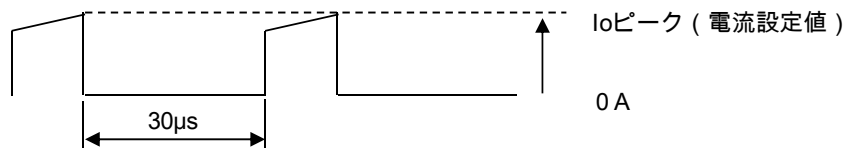
注意事項

- 電源バスコン C1 は、モータ電流の増大によって変化するコンデンサのリプル電流が許容内におさまるように容量値を設定すること。
- Vref2 端子は通常オープン処理であるが、GND または S.P 端子へ接続すると過熱電流抑制回路が動作しなくなる。
- 電流制御は、F1 または F2 で定電流チョッピング動作させている。OUT1 または OUT2 の電圧出力と F1 または F2 のドレイン電流は下記タイミングになる。
- 内部ブロック図または応用回路に記載した N.C ピンに、P.C.B 側の回路パターンを接続した配線は行わないこと。

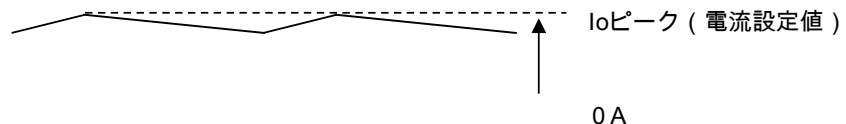
OUT1 or OUT2
出力電圧



F1 or F2
ドレイン電流



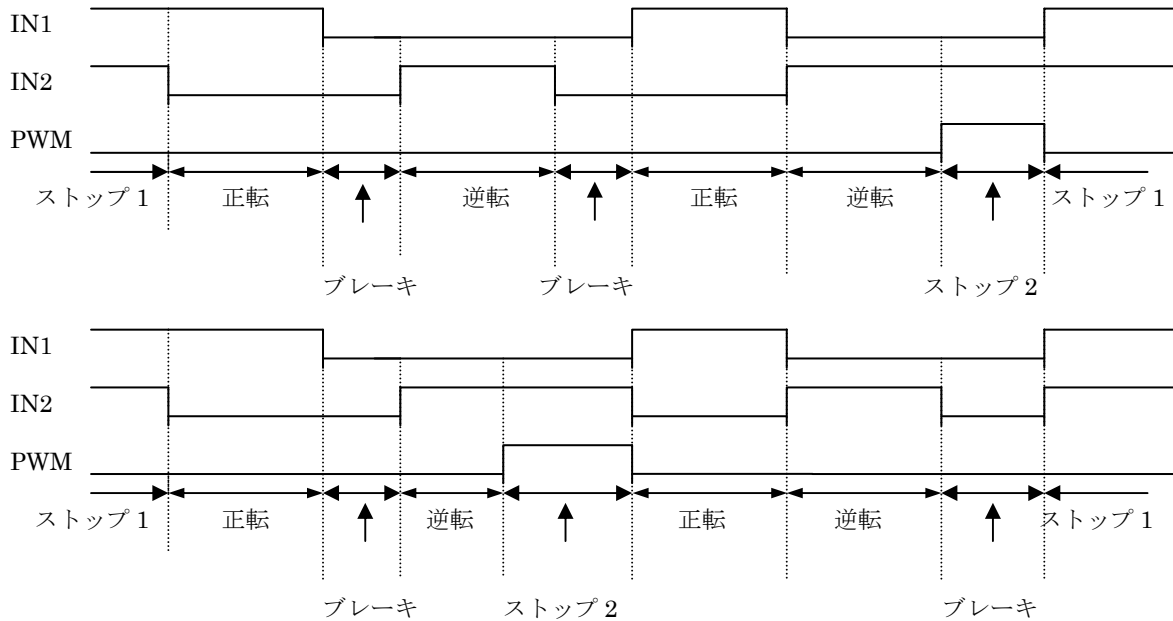
モータ電流



STK681-360-E

(5)正逆回転切替えの際、GND 側駆動素子の入出力応答時間が数十 μs のため、電源用 H ブリッジドライバの用途には適さない。DC モータドライバのみに使用すること。

(6)タイミング図例



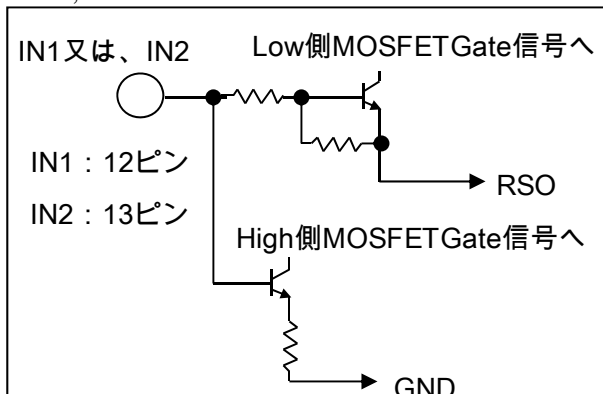
(7)発煙の注意事項：仕様外条件の使用でハイブリッド IC が破損する場合、発煙の可能性がある。

各入出力端子の機能

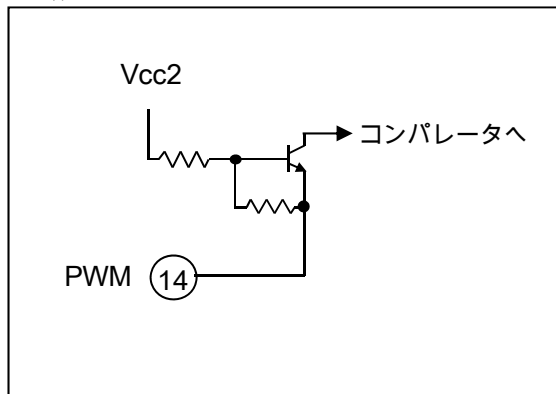
端子名	端子 No	機能
IN1	12	F1, F3 を ON, OFF させる入力端子 ハイで F1 : ON、F3 : OFF、ロウで F1 : OFF、F3 : ON
IN2	13	F2, F4 を ON, OFF させる入力端子 ハイで F2 : ON、F4 : OFF、ロウで F2 : OFF、F4 : ON
PWM	14	F1, F2 を OFF-On させる端子 ハイで F1, F2 : OFF ロウで F1, F2 : ON
OUT1	8	モータへの接続端子で IN1, IN2 の条件でソース・シンク電流を出力する。
OUT2	6	モータへの接続端子で IN1, IN2 の条件でソース・シンク電流を出力する。
Vref1a Vref1b	16 18	Vrefa と Vrefb 端子を接続して使用する定電流動作の電流設定 I_o ピーク = $V_{ref1} \div R_s$ で設定すること。
Vref2	17	通常はオープンとする。 GND または S.P 端子に接続することで過熱抑制回路が動作しなくなる。
S.P	2	Vref1-S.P 端子間に抵抗を接続して Vref1 電圧が低下できる。
RSO	3	電流検出抵抗 R_s の電圧をモニターできる端子で、RSI 端子と接続する。
RSI	19	RSO 端子と接続する端子で、Vref1 と比較する回路の入力である。

入出力端子の構成

<IN1,IN2>



<PWM>

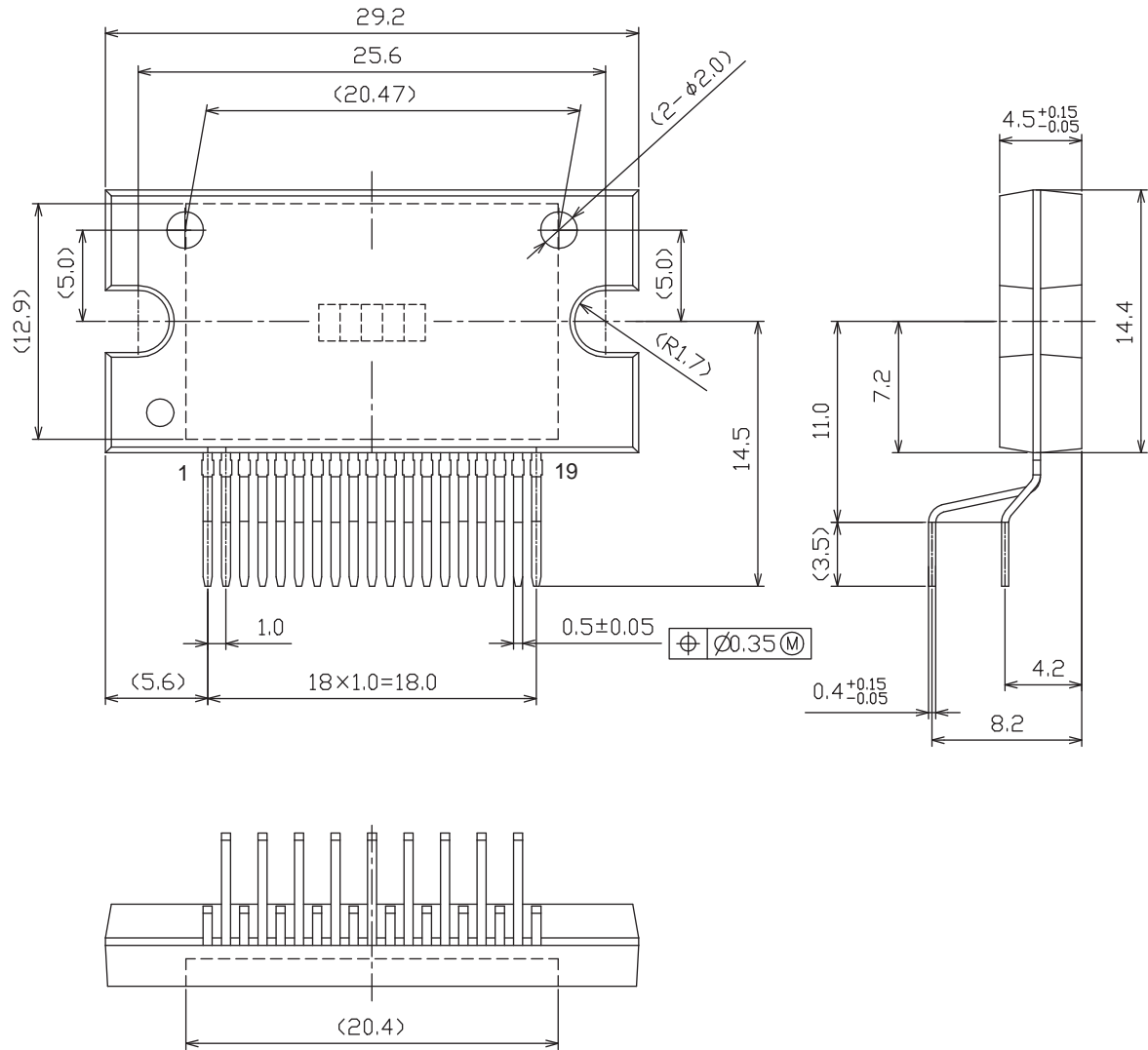


STK681-360-E

外形図

unit : mm

SIP19 29.2x14.4
CASE 127CF
ISSUE O

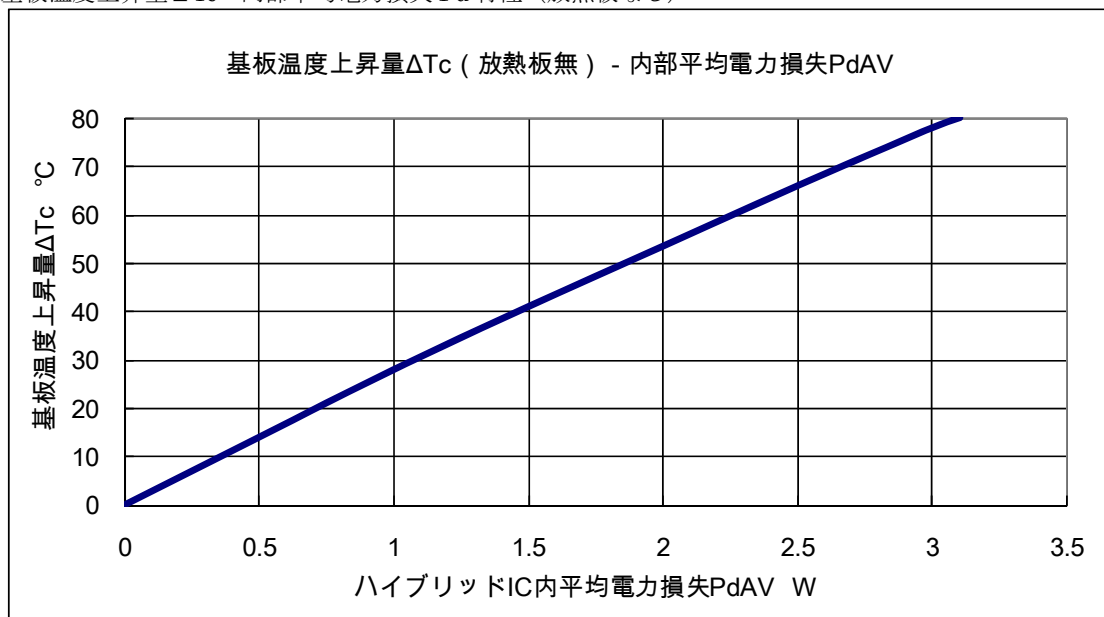


STK681-360-E
技術資料

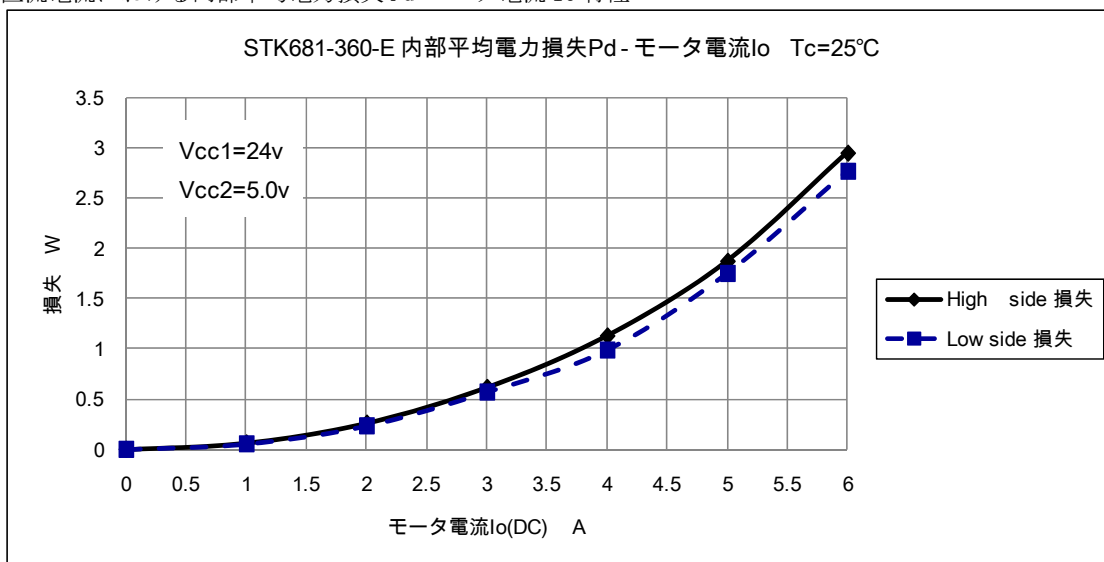
1. 基板温度上昇量 ΔT_c -内部平均電力損失 P_d 特性 (放熱板なし)
2. 直流電流における内部平均電力損失 P_d -モータ電流 I_o 特性
3. 過熱電流抑制特性 I_o - T_c
4. 周囲温度 T_a に対するパッケージ電力損失 P_{dPK} の軽減曲線
5. 電気的特性
 V_{df} vs I_f
 $V_{sat1} \cdot V_{sat2}$ vs I_o
6. A. S. 0 (F1, F2, F3, F4)

STK681-360-E

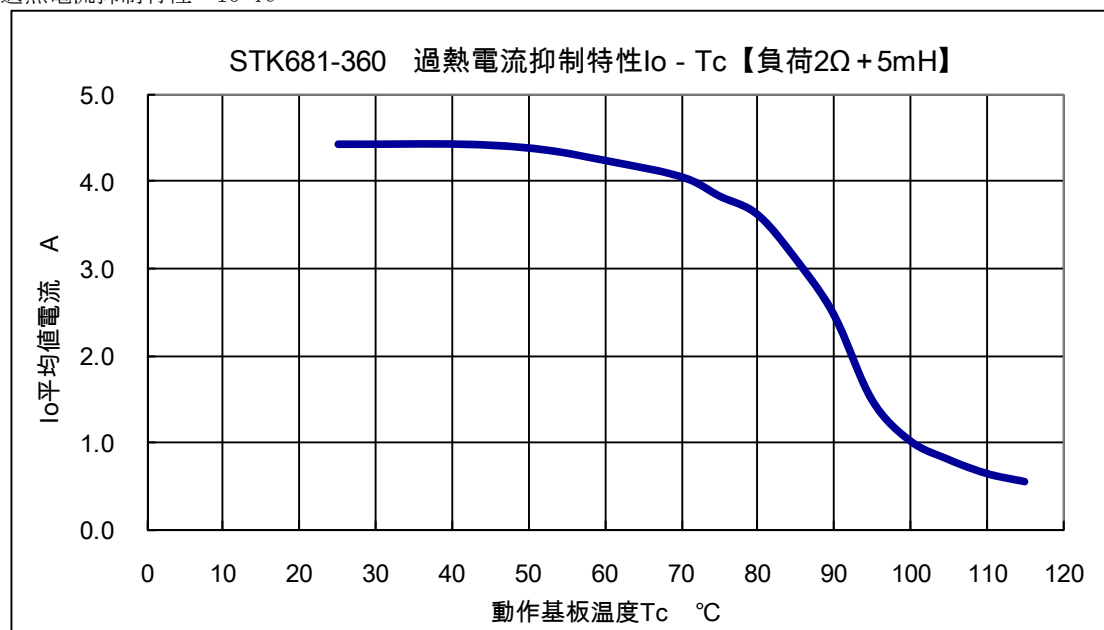
1. 基板温度上昇量 ΔT_c - 内部平均電力損失 P_d 特性 (放熱板なし)



2. 直流電流における内部平均電力損失 P_d - モータ電流 I_o 特性



3. 過熱電流抑制特性 $I_o - T_c$



過熱電流抑制は、異常動作であるモータロックが発生した場合のドライバ破損防止機能である。

STK681-360-E

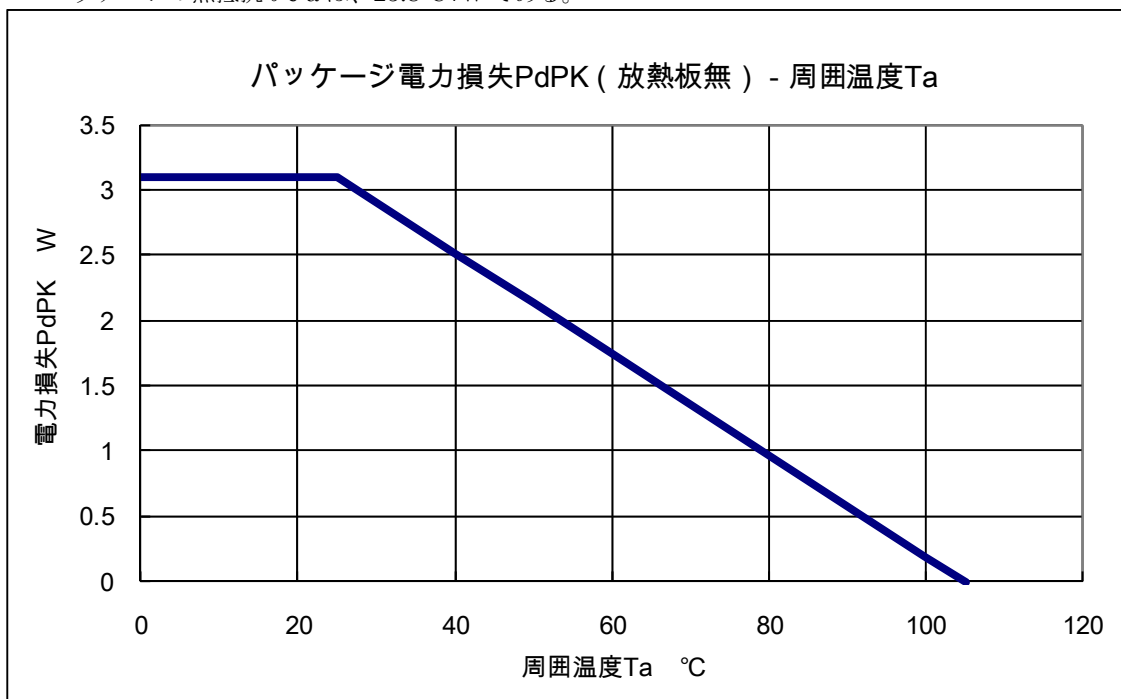
4. 周囲温度 Ta に対するパッケージ電力損失 PdPK の軽減曲線

パッケージ電力損失 PdPK は、放熱板無で許容できる内部平均電力損失 PdAV のことである。

下記図は、周囲温度 Ta の変動に対し許容できる電力損失 PdPK を表している。

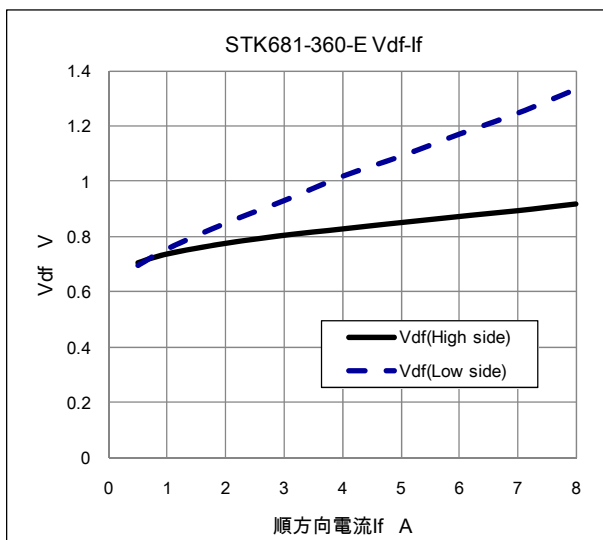
Ta=25°C で 3.1W、Ta=60°C ならば 1.75W まで許容可となる。

*パッケージの熱抵抗 θ_{c-a} は、25.8°C/W である。

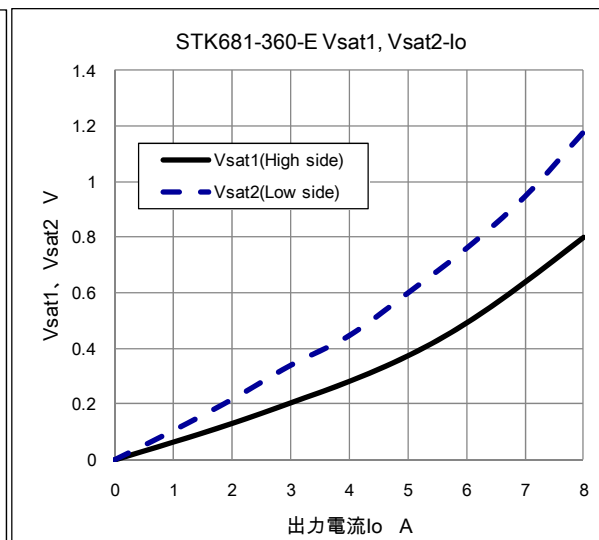


5. 電気的特性

<Vdf vs If>

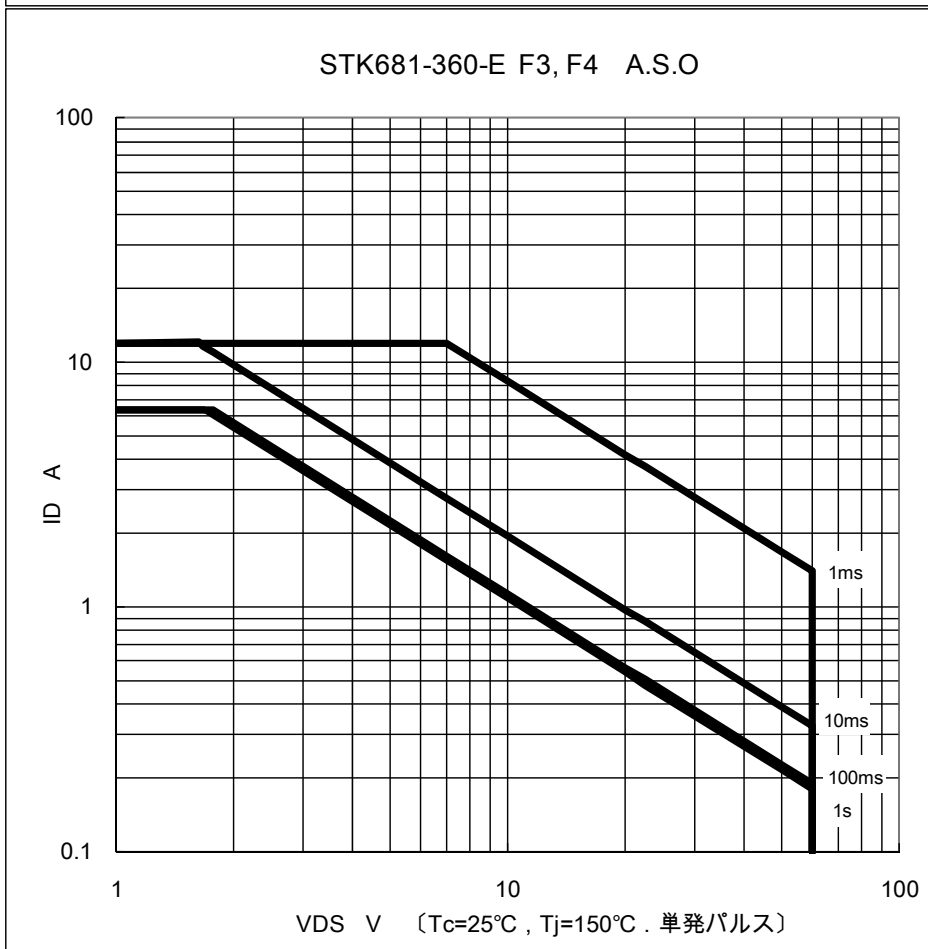
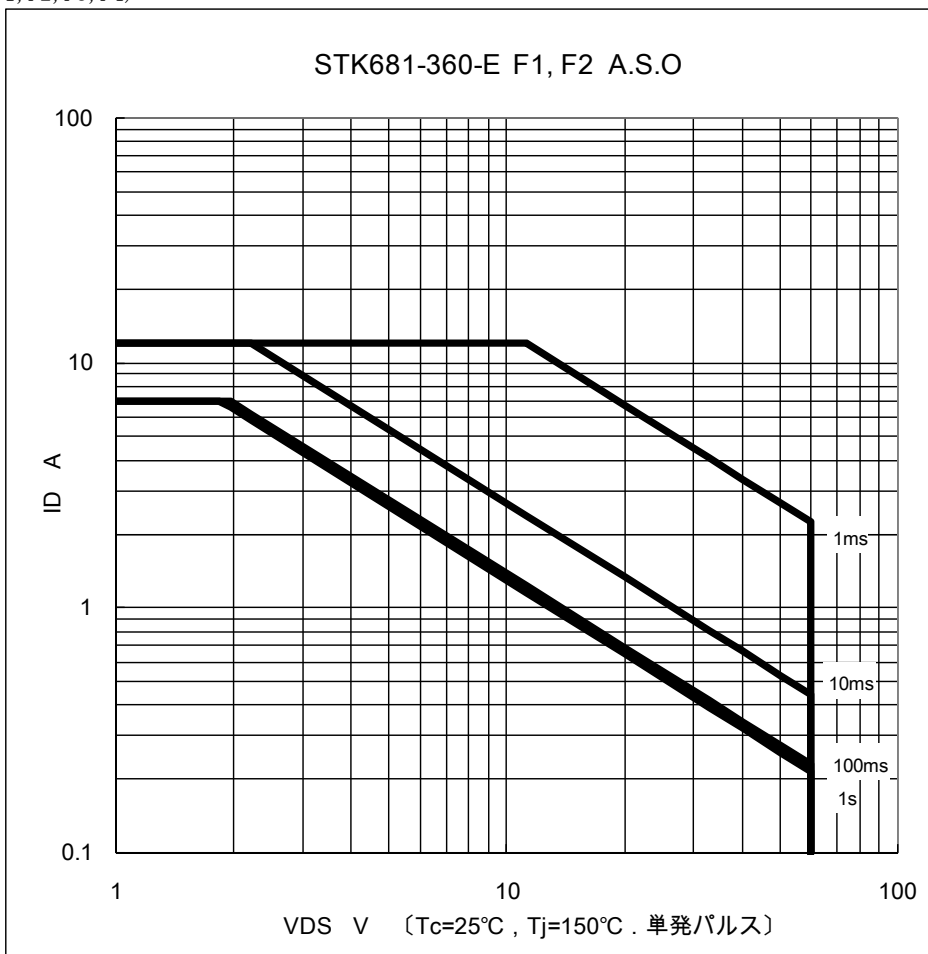


<Vsat1・Vsat2 vs Io>



STK681-360-E

6. A.S.O (F1, F2, F3, F4)



ORDERING INFORMATION

Device	Package	Shipping (Qty / Packing)
STK681-360-E	SIP-19 (Pb-Free)	15 / Tube

ON Semiconductor and the ON logo are registered trademarks of Semiconductor Components Industries, LLC (SCILLC). SCILLC owns the rights to a number of patents, trademarks, copyrights, trade secrets, and other intellectual property. A listing of SCILLC's product/patent coverage may be accessed at www.onsemi.com/site/pdf/Patent-Marking.pdf. SCILLC reserves the right to make changes without further notice to any products herein. SCILLC makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does SCILLC assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation special, consequential or incidental damages. "Typical" parameters which may be provided in SCILLC data sheets and/or specifications can and do vary in different applications and actual performance may vary over time. All operating parameters, including "Typicals" must be validated for each customer application by customer's technical experts. SCILLC does not convey any license under its patent rights nor the rights of others. SCILLC products are not designed, intended, or authorized for use as components in systems intended for surgical implant into the body, or other applications intended to support or sustain life, or for any other application in which the failure of the SCILLC product could create a situation where personal injury or death may occur. Should Buyer purchase or use SCILLC products for any such unintended or unauthorized application, Buyer shall indemnify and hold SCILLC and its officers, employees, subsidiaries, affiliates, and distributors harmless against all claims, costs, damages, and expenses, and reasonable attorney fees arising out of, directly or indirectly, any claim of personal injury or death associated with such unintended or unauthorized use, even if such claim alleges that SCILLC was negligent regarding the design or manufacture of the part. SCILLC is an Equal Opportunity/Affirmative Action Employer. This literature is subject to all applicable copyright laws and is not for resale in any manner.

(参考訳)

ON Semiconductor及びONのロゴはSemiconductor Components Industries, LLC (SCILLC)の登録商標です。SCILLCは特許、商標、著作権、トレードシークレット(営業秘密)と他の知的所有権に対する権利を保有します。SCILLCの製品/特許の適用対象リストについては、以下のリンクからご覧いただけます。www.onsemi.com/site/pdf/Patent-Marking.pdf。SCILLCは通告なしで、本書記載の製品の変更を行うことがあります。SCILLCは、いかなる特定の目的での製品の適合性について保証しておらず、また、お客様の製品において回路の応用や使用から生じた責任、特に、直接的、間接的、偶発的な損害に対して、いかなる責任も負うことはできません。SCILLCデータシートや仕様書に示される可能性のある「標準的」パラメータは、アプリケーションによっては異なることもあり、実際の性能も時間の経過により変化する可能性があります。「標準的」パラメータを含むすべての動作パラメータは、ご使用になるアプリケーションに応じて、お客様の専門技術者において十分検証されるようお願い致します。SCILLCは、その特許権やその他の権利の下、いかなるライセンスも許しません。SCILLC製品は、人体への外科的移植を目的とするシステムへの使用、生命維持を目的としたアプリケーション、また、SCILLC製品の不具合による死傷等の事故が起こり得るようなアプリケーションなどへの使用を意図した設計はされておらず、また、これらを使用対象としておりません。お客様が、このような意図されたものではない、許可されていないアプリケーション用にSCILLC製品を購入または使用した場合、たとえ、SCILLCがその部品の設計または製造に関して過失があったと主張されたとしても、そのような意図せぬ使用、また未許可の使用に関連した死傷等から、直接、又は間接的に生じるすべてのクレーム、費用、損害、経費、および弁護士料などを、お客様の責任において補償をお願いいたします。また、SCILLCとその役員、従業員、子会社、関連会社、代理店に対して、いかなる損害も与えないものとします。

SCILLCは雇用機会均等/差別撤廃雇用主です。この資料は適用されるあらゆる著作権法の対象となっており、いかなる方法によっても再販することはできません。