



ON Semiconductor®

<http://onsemi.jp>

LB1836M

モノリシックデジタル集積回路 低電圧・低飽和 正/逆モータドライバ

概要

LB1836Mは、低電圧・低飽和電圧 正/逆モータドライブ2ch入りICである。プリンタ、FDD、カメラ等ポータブル機の小型低電圧モータドライブに最適である。

特長

- ・低電圧動作可能(2.5V min)。
- ・低飽和電圧
(上側Tr+下側Tr残り電圧0.40V typ at 400mA)。
- ・パラレル接続可能
(上側Tr+下側Tr残り電圧0.5V typ at 800mA)。
- ・ロジック電源とモータ電源とが別々に出ている。
- ・ブレーキ機能内蔵。
- ・スパークキラーダイオード内蔵。
- ・サーマルシャットダウン回路内蔵。
- ・小型パッケージ(MFP-14S)。

最大定格/Ta=25°C

項目	記号	条件	定格値	unit
最大電源電圧	V _{CC} max		-0.3~+10.5	V
	V _S max		-0.3~+10.5	V
出力印加電圧	V _{OUT}		V _S +V _{SF}	V
入力印加電圧	V _{IN}		-0.3~+10	V
GNDピン流出電流	IGND	ch当り	1.0	A
許容消費電力	P _d max	基板付き※	800	mW
動作周囲温度	T _{opr}		-40~+85	°C
保存周囲温度	T _{stg}		-55~+150	°C

※指定基板:30mm×30mm×1.5mm, ガラスエポキシ基板

最大定格を超えるストレスは、デバイスにダメージを与える危険性があります。最大定格は、ストレス印加に対してのみであり、推奨動作条件を超えての機能的動作に関して意図するものではありません。推奨動作条件を超えてのストレス印加は、デバイスの信頼性に影響を与える危険性があります。

LB1836M

許容動作範囲/ $T_a=25^{\circ}\text{C}$

項目	記号	条件	unit
電源電圧	V_{CC}		2.5~9.0 V
	V_S		1.8~9.0 V
入力「H」レベル電圧	V_{IH}		1.8~9.0 V
入力「L」レベル電圧	V_{IL}		-0.3~+0.7 V

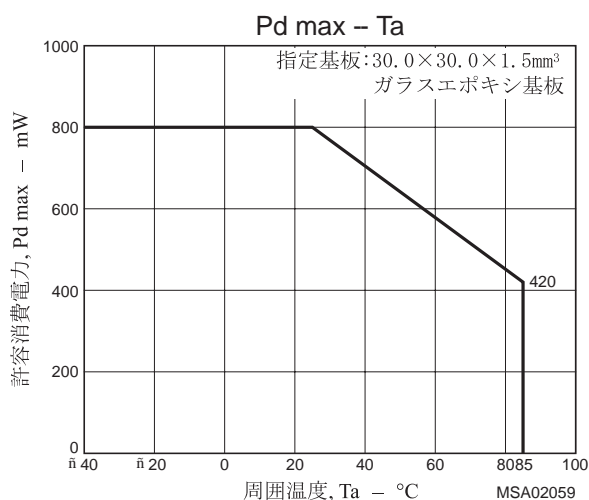
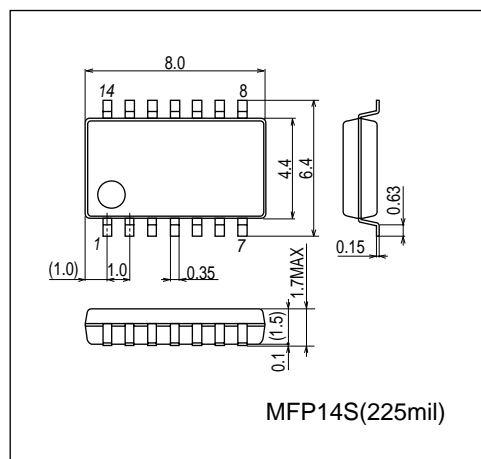
電気的特性/ $T_a=25^{\circ}\text{C}$, $V_{CC}=V_S=3\text{V}$

項目	記号	条件	min	typ	max	unit
電源電流	I_{CC0}	$V_{IN1, 2, 3, 4}=0\text{V}$, $I_{CC}+I_S$		0.1	10	μA
	I_{CC1}	$V_{IN1}=3\text{V}$, $V_{IN2, 3, 4}=0\text{V}$, $I_{CC}+I_S$		14	20	mA
	I_{CC2}	$V_{IN1, 2}=3\text{V}$, $V_{IN3, 4}=0\text{V}$, $I_{CC}+I_S$		22	35	mA
出力飽和電圧 (上側+下側)	V_{OUT1}	$I_{OUT}=200\text{mA}$		0.20	0.28	V
	V_{OUT2}	$I_{OUT}=400\text{mA}$		0.40	0.60	V
	V_{OUT3}	$I_{OUT}=400\text{mA}$ パラ接続		0.25	0.35	V
	V_{OUT4}	$I_{OUT}=800\text{mA}$ パラ接続		0.50	0.70	V
出力サステイン電圧	$V_O(\text{SUS})$	$I_{OUT}=400\text{mA}$	9			V
入力電流	I_{IN}	$V_{IN}=2\text{V}$, $V_{CC}=6\text{V}$			80	μA
スパークキラーダイオード						
逆電流	$I_S(\text{leak})$	$V_{CC1, 2}=9\text{V}$			30	μA
順電圧	V_{SF}	$I_{OUT}=400\text{mA}$			1.7	V

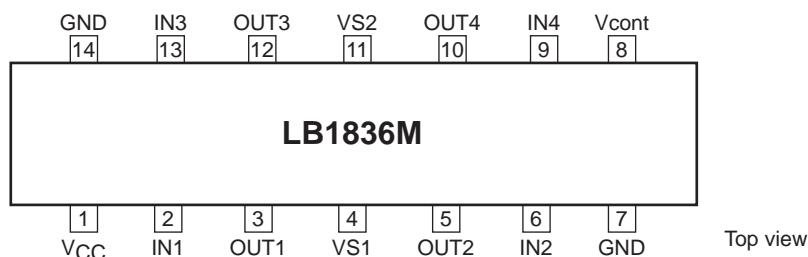
外形図

unit:mm (typ)

3111A



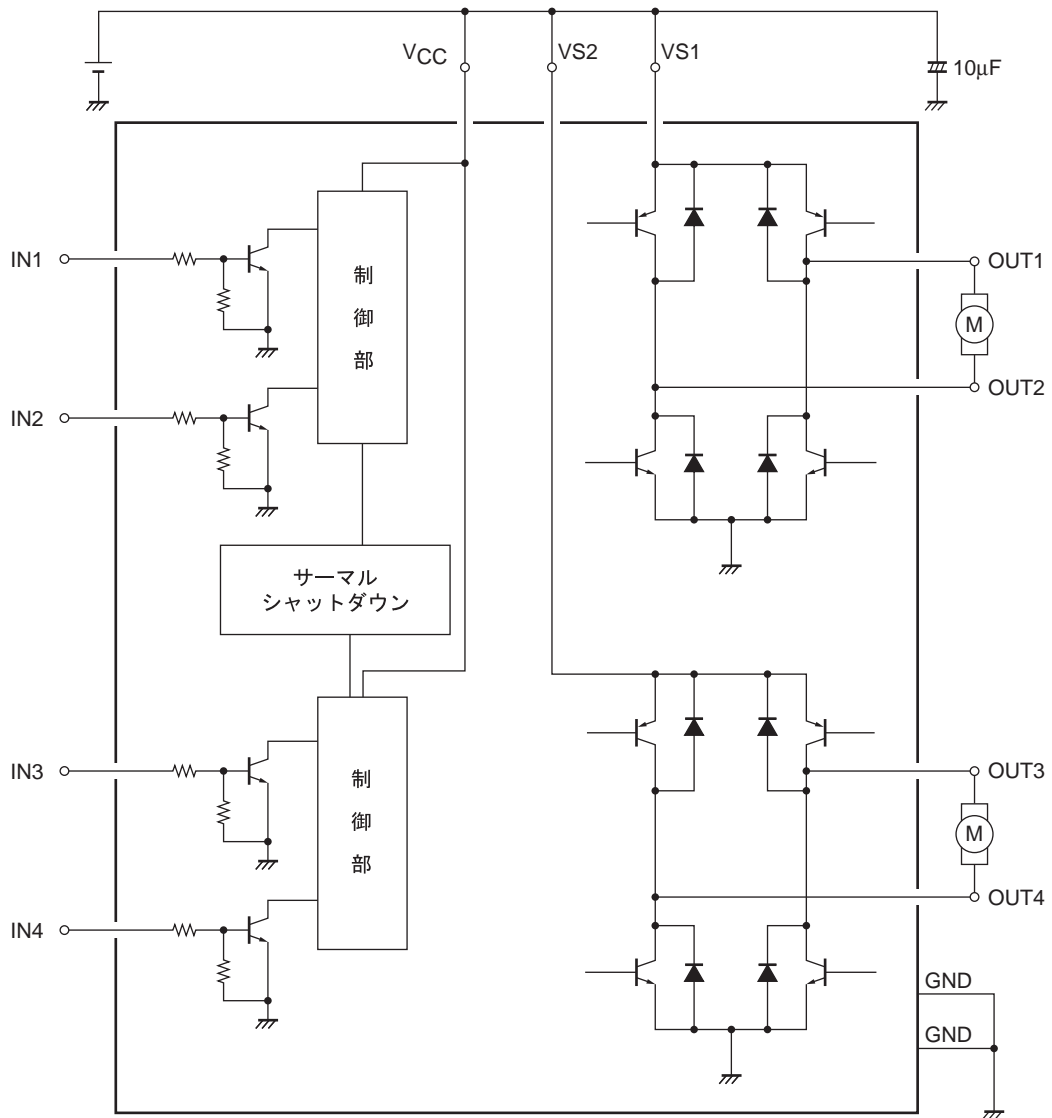
ピン配置図



注) GNDは、両方接続する。

LB1836M

ブロック図



真理値表

IN1/3	IN2/4	OUT1/3	OUT2/4	モード
H	L	H	L	正転
L	H	L	H	逆転
H	H	L	L	ブレーキ
L	L	OFF	OFF	待機

LB1836M

設計上の留意点

電源 (VS) ラインおよびGNDラインに大電流が流れると、応用上、レイアウト上によってはライン発振による誤動作が発生することがある。

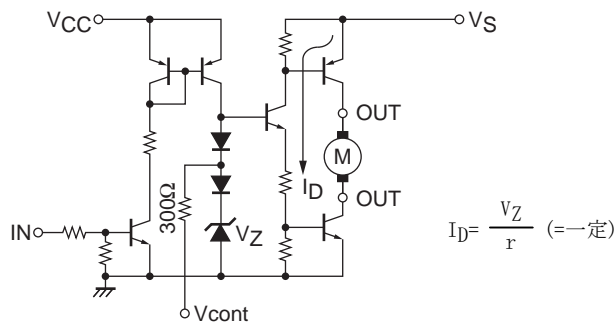
大電流が流れるモードは以下の時である。

- DCモータ起動および正↔逆回転移行時のモータ突入電流。
- 正回転↔逆回転、正/逆回転↔ブレーキ移行時のIC内部で発生する貫通電流。
(モード移行時に待機モードを経由すると貫通電流は抑えられる)

パターンレイアウトについては、以下の点に注意すること。

- 電源 (VS)-GNDの配線インダクタンスを下げるよう、配線を太く、短くする。
- ICの直近にパスコンを入れる (VS-7ピンGND間に最短距離で入れるのが有効)。
- CPUとLB1836Mが別実装基板で、それぞれの基板のGND電位の差が大きく発生する場合は、CPUとLB1836M入力間にシリーズに10kΩ程度の抵抗を入れる。

Vcont端子について

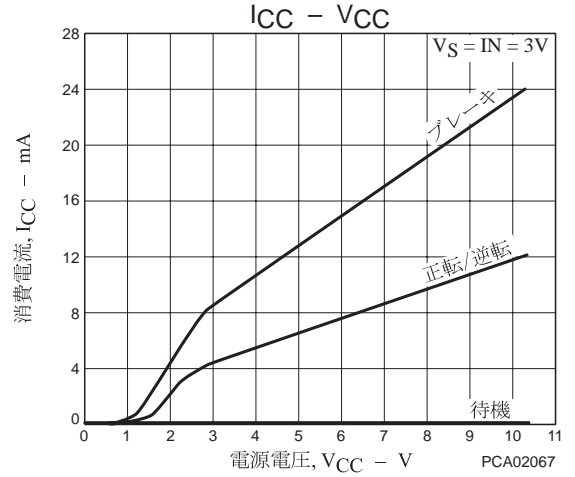
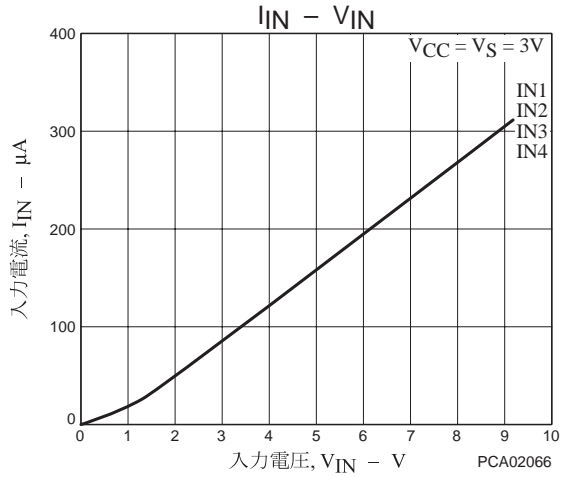
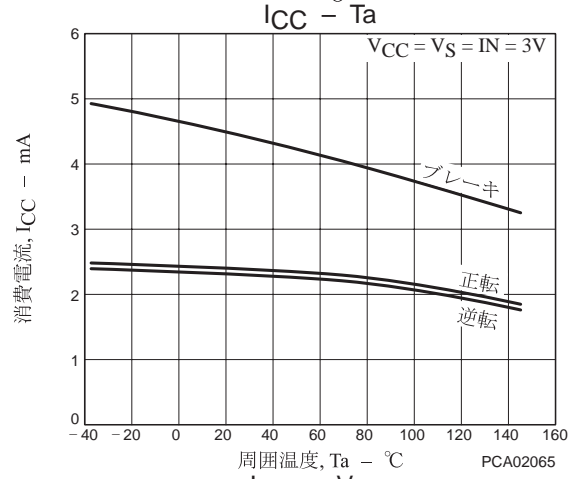
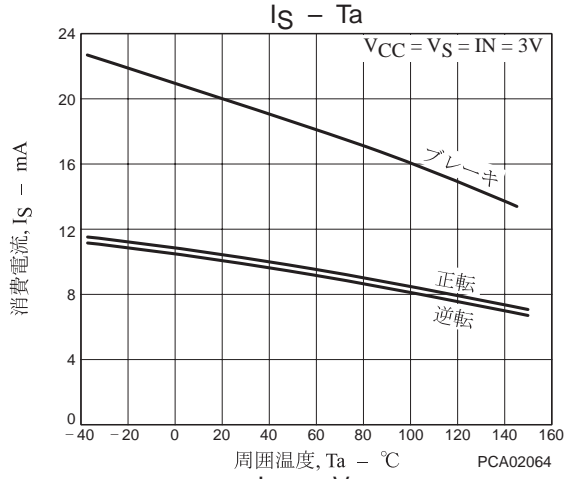
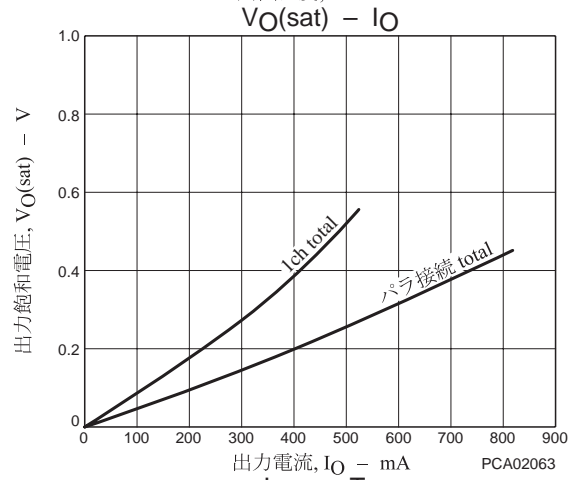
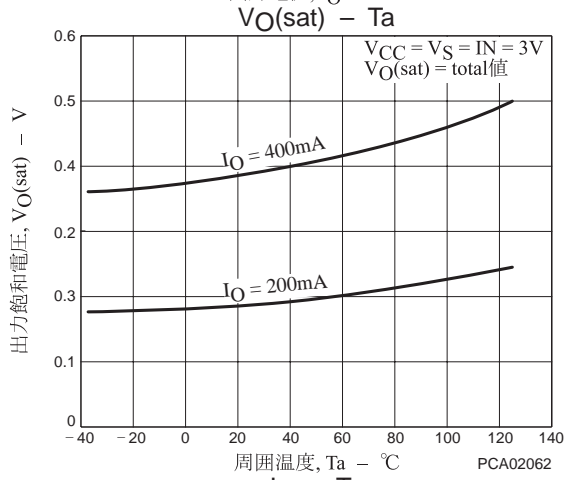
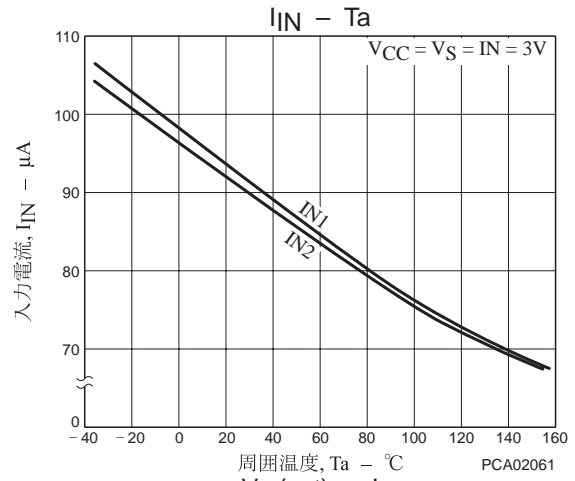
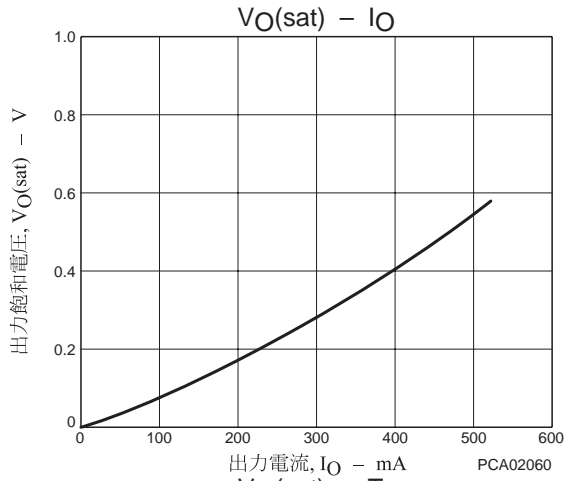


Vcont端子は上図に示すように、バンドギャップツェナー $V_Z + V_F (=1.93V)$ の電圧がでている。

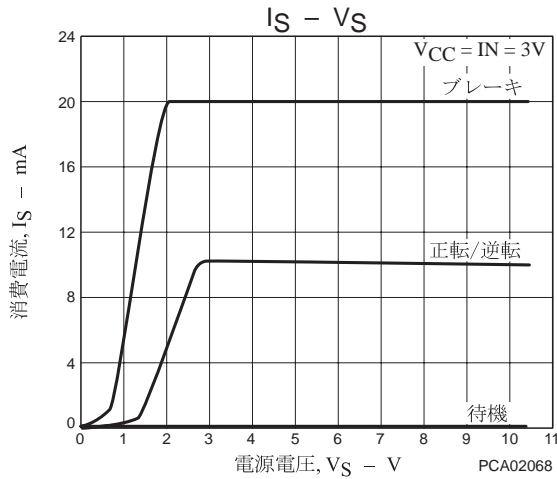
通常使用においては、端子オープンにて使用する。

ドライブ電流 I_D はVcont電圧により変化させられる。ただし、バンドギャップツェナーは共通のため両ブリッジに働く。

LB1836M



LB1836M



ON Semiconductor and the ON logo are registered trademarks of Semiconductor Components Industries, LLC (SCILLC). SCILLC owns the rights to a number of patents, trademarks, copyrights, trade secrets, and other intellectual property. A listing of SCILLC's product/patent coverage may be accessed at www.onsemi.com/site/pdf/Patent-Marking.pdf. SCILLC reserves the right to make changes without further notice to any products herein. SCILLC makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does SCILLC assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation special, consequential or incidental damages. "Typical" parameters which may be provided in SCILLC data sheets and/or specifications can and do vary in different applications and actual performance may vary over time. All operating parameters, including "Typicals" must be validated for each customer application by customer's technical experts. SCILLC does not convey any license under its patent rights nor the rights of others. SCILLC products are not designed, intended, or authorized for use as components in systems intended for surgical implant into the body, or other applications intended to support or sustain life, or for any other application in which the failure of the SCILLC product could create a situation where personal injury or death may occur. Should Buyer purchase or use SCILLC products for any such unintended or unauthorized application, Buyer shall indemnify and hold SCILLC and its officers, employees, subsidiaries, affiliates, and distributors harmless against all claims, costs, damages, and expenses, and reasonable attorney fees arising out of, directly or indirectly, any claim of personal injury or death associated with such unintended or unauthorized use, even if such claim alleges that SCILLC was negligent regarding the design or manufacture of the part. SCILLC is an Equal Opportunity/Affirmative Action Employer. This literature is subject to all applicable copyright laws and is not for resale in any manner.

(参考訳)

ON Semiconductor及びONのロゴはSemiconductor Components Industries, LLC (SCILLC)の登録商標です。SCILLCは特許、商標、著作権、トレードシークレット(営業秘密)と他の知的所有権に対する権利を保有します。SCILLCの製品/特許の適用対象リストについては、以下のリンクからご覧いただけます。www.onsemi.com/site/pdf/Patent-Marking.pdf。SCILLCは通告なしで、本書記載の製品の変更を行うことがあります。SCILLCは、いかなる特定の目的での製品の適合性について保証しておらず、また、お客様の製品において回路の応用や使用から生じた責任、特に、直接的、間接的、偶発的な損害に対して、いかなる責任も負うことはできません。SCILLCデータシートや仕様書に示される可能性のある「標準的」パラメータは、アプリケーションによっては異なることもあり、実際の性能も時間の経過により変化する可能性があります。「標準的」パラメータを含むすべての動作パラメータは、ご使用になるアプリケーションに応じて、お客様の専門技術者において十分検証されるようお願い致します。SCILLCは、その特許権やその他の権利の下、いかなるライセンスも許しません。SCILLC製品は、人体への外科的移植を目的とするシステムへの使用、生命維持を目的としたアプリケーション、また、SCILLC製品の不具合による死傷等の事故が起こり得るようなアプリケーションなどへの使用を意図した設計はされておらず、また、これらを使用対象としておりません。お客様が、このような意図されたものではない、許可されていないアプリケーション用にSCILLC製品を購入または使用した場合、たとえ、SCILLCがその部品の設計または製造に関して過失があったと主張されたとしても、そのような意図せぬ使用、また未許可の使用に関連した死傷等から、直接、又は間接的に生じるすべてのクレーム、費用、損害、経費、および弁護士料などを、お客様の責任において補償をお願いいたします。また、SCILLCとその役員、従業員、子会社、関連会社、代理店に対して、いかなる損害も与えないものとします。

SCILLCは雇用機会均等/差別撤廃雇用主です。この資料は適用されるあらゆる著作権法の対象となっており、いかなる方法によっても再販することはできません。